PCT

变界知的所有模摄器





			¥	86	馬			ı
诗許協力条約 6	こ基	31	117	公	関さ	れた医	222-2	ď

51) 国際特許分類6	1	(11) 国際公開番号	WO96/3898
HOON 5/335, 5/225	AI	(43) 国際公開日	1996年12月5日(05.12.96

On # ##7-1995年5月31日(31.05.95) 1996年2月15日(15.02.96)

(71) 出版人(米田を改くすべての指定国について) ソニー株式会社(SONY CORPORATION)(TP/IP) 〒141 東京都品川区北島川6丁日7巻35号 Tekye, (IP) (72) 名明者:および (75) 会明者/出版人(米国についてのみ) (3) 左列3) MIRA(本のAcido)(IP/IP) 〒141 東京都島川区北島川6〒日7春35号 ソニー株式会社内 Tekya, (IP)

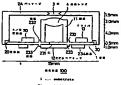
ッニー収式会社内 Tekye, (IP) (74) 代理人 寿理士 杉浦正知(SUGIURA, Massence) 〒170 京京都豊島区東北泉1丁目44巻10サ 25山京ビル420号 Tekye, (IP)

(#1) 留意性 CN, ER, US, 欧州特許(AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, EE, IT, LU, MC, NL, PT, SE)

(54) The : DMAGE PICKUP DEVICE, METHOD OF MANUFACTURING THE DEVICE, (MAGE PICKUP ADAPTER, SKINAL PROCESSOR, SIGNAL PROCESSOR METHOD, INDOMMATION PROCESSOR, AND INDOMMATION PROCESSOR.

(54) 免明の名称: 環後装置およびその製造方法、機像アダプタ装置、信号処理装置および信号処理方法、並びに信報処理装置

A CCD bare chip (12) which outputs picture signals by phonotectrically convening the light for a country of the light for a bodder (2) is monthly forming law (4) provided on a bodder (2) is thoused in a package (2A) which has a scriping (2) is housed in a package (2A) which has a scripture fifted of interrupting ambient light and intercepts external light. The package (2A) has a circular hole (3) for pationing light from an object to the less (4).



WO 96/38980

明細書

発明の名称

撮像装置およびその製造方法、撮像アダプタ装置、信号処理装置お よび信号処理方法、並びに情報処理装置および情報処理方法

5 技術分野

この発明は、撮像装置およびその製造方法、操像アダプタ装置、信 号処理装置および信号処理方法、並びに情報処理装置および情報処理 方法に関し、特に、画像を取り込む、例えばビデオカメラなどを小型 化かつ軽量化し、低価格で提供することができるようにする撮像装置

10 およびその製造方法、操像アダプタ装置、信号処理装置および信号処 理方法、並びに情報処理装置および情報処理方法に関する。

第1図は、従来のビデオカメラの一例の構成を示している。このビ デオカメラは、レンズモジュール101およびカメラ本体111で構

- 15 成されている。また、レンズモジュール101は、フォーカスレンズ 104を含む結像レンズ102、およびアイリス調整機構103で構 成され、カメラ本体111は、光学LPF(ローパスフィルタ)11 2、イメージセンサ113、およびカメラ処理回路114で構成され ている。
- 結像レンズ102に入射された被写体からの光は、アイリス調整機 構103、および光学LPF112を介して、イメージセンサ113 に出射され、これにより、イメージセンサ113の受光面上には、被 写体の像が結像される。イメージセンサ113は、例えば電荷結合表 子(以下、適宜、CCDという)などでなり、その受光面で受光され
- 25 た被写体の像としての光を光電変換し、その結果得られる被写体に対 応する画像信号を、カメラ処理回路114に出力する。カメラ処理回

(57) 藝的

. . 1

基板 1 には、ホルダ 2 に設けられた結像レンズ 4 により結像された 光を光電変換し、画像信号を出力するCCDペアチップ12が装着さ れている。ホルダ2には、結像レンズ4が設けられており、その外装 は、周辺光線を遮断する絞り効果を有し、外光を遮断するパッケージ 2Aとされている。また、パッケージ2Aには、結像レンズ4に、被 写体からの光を入射させるための円形状の大3が設けられている。以 上のような基板1にホルダ2が装着され、摄像装置が構成されている

情報としての用途のみ PCTに暴づいて全国される国際出版をペンフレット第一頁にPCT加度国を同志するために使用されるコード リカ会の世

WO 96/38980

PCT/JP96/01461

路114では、イメージセンサ113からの画像信号に対し、所定の 信号処理が施され、その後、例えばビデオテープなどの記録媒体に記 録されたり、あるいは、例えばモニタなどに出力されて表示されたり 、さらにはまた、所定の処理を施すためにコンピュータなどに供給さ 5 h 3.

なお、イメージセンサ113には、カメラ処理回路114からドラ イブ信号が供給されるようになされており、イメージセンサ113は 、このドライブ信号にしたがって、画像信号の出力などの所定の処理 を行う。また、アイリス調整機構103は、イメージセンサ113上

- 10 に結像される像の明るさを調整したり、また、結像レンズ102から 出射された、結像に不要な周辺光線を遮断するようになされている。 さらに、フォーカスレンズ104は、イメージセンサ113上に結像 される像のフォーカスを調整するようになされている。また、光学し PF112は、そこに入射される光の個光面によって異なる屈折率を
- 15 有する光学素子で、例えば光学異方性のある結晶性の水晶などでなり . フォーカスレンズ104からの光の空間周波数の高域成分を抑制し 、これにより、イメージセンサ113で生じる折り返し壺を低越する ようになされている。

ところで、ビデオカメラを、例えばコンピュータに画像を入力する 20 ためや、自動車の監視のためなどに用いる場合、あるいは、いわゆる テレビ電話機や、テレビ会議システムなどに適用する場合などには、 ビデオカメラから待られる画像が高画質なものであることは、あまり 要求されない。すなわち、通常、画質はそれほど高いものでなくても 、その組み込みおよび取扱いが容易なビデオカメラが要求される。

しかしながら、従来、組み込みおよび取扱いを容易にしようとする と、製造時に光学的な調整が必要となるため、製造工程が複雑化する

とともに、装置が大型化し、またその価格も高くなる。

さらに、従来のビデオカメラでは、イメージセンサ113に入射する光の空間周波数を制限するため、第1図に示したように光学LPF 112が必要となるが、この厚みはは、イメージセンサ113の問義

- 5 ビッチに比例した厚さにする必要があった。このため、イメージセンサ113として、回業ビッチの小さなものを用いた場合には、イメージセンサ113の価格が高くなり、また回森ビッチの大きなものを用いた場合には、厚さdの厚い光学LPF112を設ける必要があり、装置が大型化する。
- 10 そこで、より小型化かつ低コスト化したビデオカメラとして、例えば第2因に示すような構成のものが知られている。この例においては、基板404の上にCCD操像菓子403が固定されている。また、 銀筒402には、1つの結像レンズ401が固定されており、この鏡 6402が、基板404に対して固定される。基板404の裏側には
- 15 、各種の部品405が取り付けられている。

なお、第2図の例において、光量を閲覧する閲覧機構などの構成は 、その図示が省略されている。

ここにおけるCCD 提像業子403は、第3図に示すように構成されている。すなわち、CCD 撮像業子403は、入力された完を光電

- 20 変換するCCDベアチップ403Aを備える。このCCDベアチップ403Aは、その光入射面側に、R,G,B(補色の場合もある)の所定の色の波長の光のみを通過させるカラーフィルタ(図示せず)を有している。CCDベアチップ403Aは、プラスチックなどよりなるパッケージ403Bの内部に収容され、パッケージ403Bの上端
- 25 には、カバーガラス403Cが配置されている。

しかしながら、第2図に示す構成例においては、結像レンズ401

3

WO 96/38980

PCT/JP96/01461

Fとするとき、光電変換素子は、その有効回素のピッチが、撮像有効 領域の 1 / (200F) より大きい値に設定されていることを特徴と する。

請求項17に記載の操像装置は、光を結像させる1つの結像レンズ 5 と、結像レンズにより結像された光を光電変換し、画像信号を出力す る光電変換素子とを備え、結像レンズは、その一部が光電変換業子と 直接接触していることを特徴とする。

請求項2.1に記載の投像装置は、受光面に入射する光を光電変換し 、画像信号を出力する光電変換数子と、光電変換数子より出力される

10 随像信号をA/D変換するA/D変換器とを備え、光電変換素子およびA/D変換器は、1つのパッケージに組み込まれていることを特徴とする。

請求項26に記載の信号処理装置は、電荷結合素子より出力された 画像信号をA/D変換したディジタルの画像データを処理する信号処

- 15 理装置であって、回像データが、電荷結合素子が画像信号を出力する 周期の1/2の周期を有するクロックのタイミングで、画像信号をA /D変換したものであるとき、画像データを1クロック分だけ遅延す る遅延手段と、画像データと、遅延手段の出力との違分を演算する演 算手段と、演算手段より出力される差分を、1つおきに出力する出力
- 20 手段とを備えることを特徴とする。

請求項27に配載の信号処理方法は、電荷結合素子より出力された 画像信号をA/D変換したディジタルの画像データを処理する信号処 理方法であって、画像データが、電荷結合案子が画像信号を出力する 周期の1/2の周期を有するクロックのタイミングで、画像信号をA

25 /D変換したものであるとき、國像データを1クロック分だけ遅延す るステップと、國像データと、1クロック分だけ遅延した國像データ の上端から、CCD確保素子403の上面までの距離が約30mm、CCD接換素子403の厚さが5mm、そして、基長404の上面から配品405の下端までの距離が15mm程度となり、その合計が約50mm

5 従って、第2図に示すような構成を、例えばPCカードなどに超み込み、携帯用のパーソナルコンピュータなどにおいて用いるようにすることができない両題があった。

発明の開示

この発明の目的は、このような状況に鑑みてなされたものであり、

10 組み込みおよび取扱いが容易で、小型かつ軽量の装置を、低価格で提供することにある。

この免明の請求項1に記載の撮像装置は、光を結像させる少なくとも1つの結像レンズが設けられた、周辺光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、少なくとも、結像レンズにより

15 結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板とを備える環像装置であって、ホルダと基板とは一体化されていることを特徴とする。

請求項15に記載の撮像装置の製造方法は、入射された光を光電変換し、 画像信号を出力する光電変換器子を基板に装着するステップと

20 、光電変換票子上に光を結像させる1つの結像レンズに対して周辺光 線を遮断する部分を形成するステップと、結像レンズを基板に対して 一体化するステップとを備えることを特徴とする。

請求項16に記載の摄像装置は、光を結像させる1つの結像レンズと、少なくとも、結像レンズにより結像された光を光電変換し、回像

25 信号を出力する光電変換素子が報着された基板とを備える損像装置であって、結像レンズの確径Dと焦点距離fで規定されるFナンバーを

4

WO 96/38980

PCT/JP96/01461

との差分を演算するステップと、差分を、1つおきに出力するステップとを備えることを特徴とする。

請求項28に記載の過像アダプタ装置は、情報処理装置に着脱自在 に義着される伝体と、筐体に収容される撮像装置とを備え、損像等層

- 5 は、光を結像させる1つの結像レンズが設けられた、周辺光線を逸断する紋り効果を有し、外光を遮断する外装のホルダと、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換案子が装むされ、ホルダと一体化された基板とを備えることを特徴とする。
- 請求項32に記載の情報処理装置は、掲録装置からの回像信号を取 10 り込む取込手段と、取込手段により取り込まれた画像信号を処理する

- り込むステップと、取り込まれた画像信号を処理するステップとを備 えることを特徴とする。 15 蔚求項1に配載の撥像装置においては、ホルダは、その外套が周辺 光線を選断する絞り効果を有し、外光を遮断するようになされており
- 、そこには、光を結像させる少なくとも1つの結像レンズが設けられている。基板には、少なくとも、結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換束子が装着されている。そし
- 20 て、これらのホルダと基板とは一体化されている。

請求項15に記載の掲像装置の製造方法においては、入射結像された光を光電変換し、画像信号を出力する光電変換素子が装着された基板に、光電変換素子上に光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する紋り効果を有し、外光を遮断する外装のホル

25 ダを装着するようになされている。

請求項16に記載の操像装置においては、光電変換案子の有効画素

のピッチは、提像有効領域の1/(200F)より大きい値に設定されている。

請求項17に記載の損像装置においては、光を結像させる1つの結 像レンズの一部が、その結像レンズにより結像された光を光電変換し

5 、簡優信号を出力する光電変換素子と直接接触するようになされている。

請求項21に記載の操像装置においては、光電変換素子は、受光面 に入射する光を光電変換し、画像信号を出力するようになされている 。A/D変換器は、光電変換衆子より出力される画像信号をA/D変

10 換するようになされている。そして、これらの光電変換票子およびA /D変換器は、1つのパッケージに組み込まれている。

請求項26に記載の信号処理装置および請求項27に記載の信号処理方法においては、面像データを1クロック分だけ選延し、面像データと、1クロック分だけ遅延した面像データとの差分を演算し、差分

15 を、1つおきに出力するようになされている。

請求項28に記載の摄像アダプタ装置においては、筐体に摄像装置 が収容され、摄像装置には、結像レンズと絞りを有するホルダが、光 電変換数子が装着されている基板と一体化されている。

請求項32に記載の情報処理装置および請求項33に記載の情報処

20 理方法においては、筐体に収容されている損像装置の光電変換素子より出力された画像信号が取り込まれ、処理される。
図面の簡単な説明

第1回は従来のビデオカメラの一例の構成を示す図である。

第2図は従来の提像装置の構成例を示す図である。

第3団は第2団のCCD提像素子の構成例を示す図である。 第4団はこの発明を適用した掲像装置の一実施例の構成を示す斜板 肉である。

第5図は第4図の提像装配の平面図である。

第6因は第5回の摄像装置のA-A,部分の断面図である。

第7図は第6図におけるCCDペアチップ12の構成例を示す図で

5 ある。

第8因はレンズ部10の構成を示す斜視図である。

第9団は第6団の2で示す部分の拡大団である。

第10図は第9図の実施例の他の構成例を示す図である。

第11団は第9団の実施例のさらに他の構成例を示す団である。

10 第12回は結像レンズ4の光学特性および脚部11の寸法(長さ) を説明するための図である。

第13団は結像レンズ4の空間周波数応答特性を示す図である。

第14図は提像面の配置位置を説明する図である。

第15図は撮像面の他の配置例を示す図である。

15 第16図は画像の均一化を図る範囲を説明する図である。

第17回は結像面の湾曲を説明する図である。

第18図はCCDベアチップ上の画案を説明する図である。

第19図は結像位置の変化を説明する図である。

第20団は焦点距離とピントずれ量との関係を示す図である。

20 第21団は第4団の撮像装置の製造方法を説明するための団である

第22図は第4図の撮像装置の製造方法を説明するための図である

第23図はホルダの形成例を示す図である。

25 第24図はホルダの他の形成例を示す図である。

第25回は第4回の撮像装置を適用したビデオカメラの構成例を示

8

WO 96/38980

PCT/JP96/01461

すブロック図である。

第26図は結像レンズ4から出射された、機像対象外の光しが、脚部11で反射された様子を示す図である。

第27図はレンズ部の他の構成例を示す図である。

5 第28図は操像装置の他の構成例を示す図である。

第29図はレンズ部の焦点距離と脚部の変化を説明する図である。

第30図は結像レンズ4に不連続面を形成した場合の例を示す図である。

第31図は第30図の実施例の上方から見た場合の構成を示す図で 10 ある。

第32図は第30図の実施例のMTF特性を示す図である。

第33図は結像レンズ4の不連続面の他の形成例を示す図である。

第34図はCCDペアチップとレンズ部の基板に対する他の組立例 を示す図である。

15 第35図は第34図の実施例の組立工程を示す図である。

第36図は第34図のレンズ部の構成例を示す図である。

第37図は第34図のレンズ部の他の構成例を示す図である。

第38図は撮像装置の他の構成例を示すブロック図である。

第39団は提像装置の他の実施例の構成を示す斜視図である。

20 第40図は第39図の撮像装置の平面図である。

第41図は第40図の撥像装置のB-B′部分の断面図である。

第42図は第40図の扱像装置のC-C'部分の断面図である。

第43図はホルダの他の形成例を示す図である。

第44図はホルダのさらに他の形成例を示す図である。

25 第45図はホルダの他の形成例を示す図である。

第46団は第42団の実施例の変形例を示す団である。

WO 96/38980

PCT/JP96/01461

第47図は結像レンズの他の構成例を示す図である。

第48図はこの発明を適用したビデオカメラの構成例を示すブロック図である。

第49図は第48図のビデオカメラの動作を説明するためのタイミ

5 ングチャートである。

第50図はCCDペアチップ12の内部構成例を示す図である。

第51図はPCカードの使用状態を説明する図である。

第52図はPCカードの構成を示す図である。

第53図はPCカードをパーソナルコンピュータに装着した状態を

10 示す図である。

第54図はパーソナルコンピュータにおいて撮像装置を利用する状態を説明する図である。

第55図は第53図の操像装置の内部の構成例を示す図である。

第56図は第51図のパーソナルコンピュータの内部の構成例を示

15 すブロック図である。

発明を実施するための最良の形態

以下、図面を参照してこの発明の実施例について説明する。

[第1実施例]

第4図は、この発明を適用した撮像装置の第1実施例の構成を示す

20 科視図である。この操像装置は、基板1にホルダ2が装着(嵌合)されることにより、それらが一体化されて構成されている。基板1には、後述する第6図を参照して説明するように、少なくとも、ホルダ2に設けられた結像レンズ4により結像された光を光電変換し、画像信

号を出力する光電変換素子としての、例えばCCDペアチップ12が 交替されている。また、ホルダ2には、光を結像させる1つの結像レ ンズ4が粉けられており、その外数は、紡像レンズ4に囲の光線が入

A.O 86/33480

PCT/JP96/01461

射しないように、そのような周辺光線を遮断する絞り効果を有し、さ らに外光を遮断するパッケージ2Aとされている。なお、パッケージ 2 Aには、結像レンズ4に、被写体からの光を入射させるための円形 状の穴(絞り) 3 が設けられている。また、この実施例では、穴 3 は

5 、パッケージ2Aの上部の、ほぼ中央に設けられており、固定アイリ スとして機能する。

次に、第5回は、第4回の提像装置の平面図であり、また、第6回 は、第5図におけるA-A′部分(第5図において断面線で示す部分) の断面図である。基板 1 上には、上述したように、CCDベアチッ

- 10 ブ12が装着されている他、そのCCDペアチップ12をドライブす るドライバ13、CCDペアチップ12の出力をA/D交換するA/ D変換器14、その他必要なチップが装着されている(詳細は、第2 1図を参照して後述する)。なお、CCDペアチップ12は、基板1 にホルダ2が装着されたときに、ホルダ2に設けられた大3と対向す
- 15 るような位置に装着されている。但し、基板1の設計上、CCDペア チップ12の装着位置が制限される場合には、先に、CCDペアチッ プ12の装着位置を決定し、その後、CCDペアチップ12と対向す る位置に、穴3を設けるようにすることができる。

さらに、基板1の側面には、外部へ信号を出力し、また外部から信 20 号を入力するため (例えば、CCDペアチップ 1 2 より出力され、所 定の処理が施された画像信号を取り出したり、あるいは基板1に装着 された各チップに電源を供給したりするためなど)のリード5が設け られている。なお、第4図においては、リード5の図示を省略してあ

25 基板1に装着された各チップは、必要に応じて、接続線によって接 続されている。なお、第6図では、ドライバ13から引き出されてい

1 1

る接続は13Aのみを図示してあり、その他のチップから引き出され ている接続線は、図が頻雑になるため省略してある。

第7回は、CCDペアチップ12の構成例を表している。この実施 例においては、CCDペアチップ12は、入力された光に対応する電

5 気値号を出力するCCD素子 (電荷結合素子) 12 Aと、CCD素子 12A上に形成され、R,G,B(補色の場合もある)などの所定の 波長の光を通過させるカラーフィルタ12Bとで構成されている。但 し、カラーフィルタ12日は、省略される場合もある。

この第7図に示されているCCDペアチップ12と、第3図に示し 10 たCCD操像素子403とを比較して明らかなように、第7図に示し たCCDペアチップ12には、第3図に示したセラミックやプラスチ ックよりなるパッケージ403Bが省略された構成となされている。 従って、その大きさは、第3図に示すCCD提像素子403に較べて より小さいものとすることができる。

結像レンズ4は、脚部11とともにレンズ部10を構成している。 ここで、第8回は、レンズ部10の詳細構成を表した斜視図である。 レンズ部10は、透明な材料としての、例えば透明なプラスチック(例えば、PMMAなど)でなり、平行平板に4つの脚が設けられたよ うな、いわばテーブル形状をしている。すなわち、平行平板の中心部

20 分には、単玉レンズとしての結像レンズ4が形成され、さらに、その 平行平板の4隅には、結像レンズ4の光軸と平行な方向に延びた、例 えば水平断面の形状が長方形である角柱形状の4つの脚部11が設け られている。そして、この4つの脚部11のそれぞれの下部であって ・結像レンズ4の光軸と対向する角の部分は、角柱状にくり貫かれ、

25 これにより切欠き11Aが形成されている。なお、4つの脚部11の それぞれは、その4つの側面のうちの2つ(その2つの側面で構成さ

12

WO 96/38980

10 いる。

PCT/JP96/01461

れる角の部分)が、結像レンズ4の光軸と対向するように設けられて

CCDペアチップ12は、その上面 (撮像面) から見た形状が例え は長方形状のチップであり、4つの切欠き11Aのそれぞれは、CC 5 Dベアチップ12の4角に精度良く嵌合するようになされている。

なお、レンズ部10は、プラスチックを、例えばモールド成形する ことで構成されており(従って、結像レンズ4はプラスチックモール ド単玉レンズである)、これにより結像レンズ4の主点に対する、レ ンズ部10の各部の寸法の相対的な精度は、充分に高いものとされて

65. 図および集6. 図に示すように、以上のように構成されるレンズ 部10は、ホルダ2の外装を構成する、蓋形状のパッケージ2Aの内 側であって、穴3と対応する位置に、結像レンズ4の光軸が穴3の中 心を通るように嵌合されている。そして、レンズ部10の4つの脚部

15 11は、その切欠き11Aのそれぞれが、CCDペアチップ12の4 角の部分に嵌合されることにより、CCDベアチップ12に直接接触 している。

ホルダ2の外装を構成するパッケージ2Aは、遮光性の材料として の、例えばボリカーボネイト樹脂などでなり、同じく遮光性の充填剤

20 (培養剤) 2.0によって基板1と接着されており、これにより、基板 1とホルダ2とが一体化されている。

類9図は、脚部11とCCDペアチップ12とが接触している部分 の断面を拡大した拡大図(第6図において点線で囲んである部分2の 拡大図)である。同図に示すように、脚部11の下端が、基板1から

25 若干浮いた状態で、切欠き11Aの底面と側面が、CCDベアチップ 12の受光面 (図中、S1で示す部分) とその側面 (図中、S2で示 WQ 96/38980

PCT/JP96/01461

す部分)に、ある程度の圧力をもって、直接接触している(従って、 脚部11は、CCDベアチップ12に、いわば突き当てられた状態と される)。なお、この圧力は、ホルダ2を基板1に嵌合した後、所定 の圧力をかけながら、充填剤20を充填することにより基板1とホル 5 ダ2とを接着、封止することで生じるようになされている。

ホルダ2の、基板1と嵌合させる部分の寸法は、基板1の外形より 粉分大きめとされており、従って、基板1とホルダ2とは、脚部11 をCCDペアチップ12に接触させる精度を優先する形で接着されて いる。

上述したように、少なくともCCDペアチップ12が装着された基 板1と、結像レンズ4が設けられた、絞り効果を有する外装(パッケ ージ2A)のホルダ2とが一体にされているので、撮像装置を、例え **ポテレビ会議システムなどに適用する場合などの応用時に、結像レン** ズ4とCCDペアチップ12との際などの光学的思察が不要であり、

15 従って、その組み込みおよび取扱いが容易になる。その結果、このよ ろな場像装置を用いた装置の製造コストを低減することが可能となる

さらに、上述したように、レンズ部10の各部の寸法の、結像レン ズ4の主点に対する相対的な精度は充分に高くされているとともに、

20 その脚部 1 1 (切欠き 1 1 A) は、CCDペアチップ 1 2 の 受光面に 直接突き当てられているので、結像レンズ4は、その主点が、CCD ベアチップ12の受光面と所定の位置関係を満たすように、特別の調 整をすることなしに、精度良く配置される。すなわち、結像レンズ4 を、低コストで、かつ精度良くマウントすることができる。さらに、

25 この場合、結像レンズ4を精度良くマウントするための調整機構が不 要であるから、操像装置の小型化、軽量化を図ることができる。

PCT/JP96/01461

なお、類10回に示すように、CCDペアチップ12の操像面を押 圧する時部11の切欠き11A面に、突起11Aaを生成し、この突 起11AaによりCCDペアチップ12を押圧するようにすることも できる。この突起11Aaを半球状または円筒状とすることにより、

5 CCDペアチップ12と厨部11との間の極触が、環論的には点または銀で行われるようになるため、CCDペアチップ12や脚部11の 面の粉度に拘らず、確実にCCDペアチップ12を押圧することが可能となる。

あるいはまた、第11図に示すように、脚郎11の切欠き11Aに 10 テーパ回11Abを形成し、このテーパ面11Abで、CCDペアチップ12の上端郎のエッジを押圧するようにしてもよい。このように すると、CCDペアチップ12の形状のばらつきに拘らず、CCDペ アチップ12を確実に押圧することが可能となる。

次に、第12図および第13図を参照して、結像レンズ4の光学特15 性と脚部11の寸法(長さ)について説明する。第12図Aに示すように、結像レンズ4の合無位置(結像面)f1は、破線で示すように、海曲する。そして、CCDペアチップ12の受光面(撮像面)は、結像面f1と、結像レンズ4の光軸上において接する理想的像面(海曲しない平坦な面)f2上の位置に配置される(そのような配置関係に20 なるように、脚部11の長さが設定されている)。

しかしながら、そのままだと、撥像面の中央付近(結像面 f 1 と理 思的像面 f 2 が接する点の近傍)においては合無するが、撥像面の中 央から離れるほど(第12 図において、結像面 f 1 と理想的像面 f 2 が接する点から上下方向に磨れるほど)、結像面 f 1 の合無位置撥像

25 面 (理想的像面 f 2) からのデフォーカス量が大きくなる。 すなわち 、 撮像面上の中央部の画像は、フォーカスの合った明瞭な画像となる

幅が、第12図Bおよび第12図Dに示すように、CCDベアチップ 12の受光面上の中央部(第12図B)においても、また、周辺部(第12図D)においても一定で、かつ、CCDベアチップ12の画素 ピッチより大きくなるようになされている。 15 ここで、第12図Aまたは第12図Cは、CCDベアチップ12の

10 すなわち、これにより、点光源に対する結像レンズ4の店客の半億

が、それに較べて周辺がの顕像は、所謂ピンポケの画像となる。

そこで、摄像面の全体において、均一なデフォーカス量が得られる ように、結像レンズ4の光帕上において、球面収差が生じるように、

結像レンズ4が設計される。これにより、第12図Aに示すように、

2の接点近傍において集束すべき光が、その位置より、例えば、より

通い位置で要求するようになる。その結果、損像面の中央部において

も、所謂若干ピンポケの状態となり、結局、損像而全体において、ほ

ぼ均一なフォーカス状態の回像が得られることになる。

5 本来(球面収差が発生していなければ)、結像面 f 1 と理想的像面 f

- 15 ここで、第12図Aまたは第12図Cは、CCDペアチップ12の中央部または周辺部に平行光線が収束している状態をそれぞれ表しており、第12図Bまたは第12図Dは、第12図Aまたは第12図Cに示した場合のCCDペアチップ12の受光面上における光の強度(無環週にある点光源に対する必答)を丧している。本実施例では、C
- 25 60 國素、垂直方向が480 國素の、約17万 國条の低國素叡の素子 を用いることができる。

16

1 5

WO 96/38980

PCT/JP96/01461

このように、点光源応答の半価橋をCCDペアチップ12の図案ピッチの2倍とすることにより、結像レンズ4の空間周波数応答特性は、第13図に示すように、CCDペアチップ12のナイキスト限界の空間周波数1n以上の入射成分を充分に抑圧する特性となる。従って5、従来は、第1図で説明したように、折り返し歪を低減するための光学LPF112が必要であったが、第4図に示す操像数配では、そのような光学素子を設けることなく、折り返し歪を低減することができる。その結果、装置の小型化、軽量化、低コスト化を図ることができる。

10 なお、第12図においては、光軸近傍の光を、結像レンズ4の結像 面f1(理想的像面f2)から所定の距離だけ、結像レンズ4から離れる方向に合無させるようにしたが、これとは逆に、結像レンズ4に近づく方向に合無させるようにすることも可能である。

また、本実施例では、結像レンズ4は、焦点距離の短いもの(例え は、4mm程度)とされ、さらに絞りとして機能する穴3が小さいも の(例えばその直径は、1.2mm程度のもの)とされている。これ により、被写界深度が深くなり、被写体までの距離が変化しても、ポ ケの皮合いが小さくなる。また、この掲憶装置には、例えばいわゆる オートフェーカス機構などのフェーカス機構を設けずに済むようにな

20 り、この点でも、装置の小型化、軽量化、低コスト化が図られている。なお、損像装置を譲退用とする場合には、結像レンズ4としては、 焦点距離の長いものを用いるようにし、また、大3はさらに小さいものとするようにすれば良い。

以上の結像面と操像面の関係をまとめると、第14図に示すように 25 なる。すなわち、結像レンズ4の結像面f1は、理想的像面f2に対 して海曲するが、上紀実施例においては、この理想的像面f2上に、 WO 96/38980

PCT/JP96/01461

CCDベアチップ12の撮像面203を配置したことになる。

しかしながら、このようにすると、撮像面203の中央部に較べて 、周辺部のデフォーカス量が大きくなるため、上述したように、中央 部において、球面収差を免生させることで、撮像面203上の全体の

5 画像を均一なフォーカスの画像となるようにしている。 しかしながら、この実施例の場合、中央部に較べて、周辺部におけ

るデフォーカス量が大きくなりすぎる傾向がある。 そこで、例えば、第15図に示すように、結像レンズ4の結像面 f 1のほぼ中央 (第15図の水平方向の中央) にCCDペアチップ12

- 10 の撮像面203を配置するようにすることもできる。このようにすれ は、周辺部と中央部におけるデフォーカス量が、方向は反対となるが 、その絶対値はほぼ同一の値となる。但し、この場合、撮像面203 と結像面11の交差する点Aの近傍におけるフォーカス状態が、他の 位置におけるフォーカス状態に較べて良好なものとなる。そこで、こ
- 15 の点 A 近傍において、多くの収差が発生するように、結像レンズ 4 を 設計するようにすることができる。このようにすれば、摄像面 2 0 3 の全体において、ほぼ均一なフォーカス状態の画像を得ることができ

次に、第15図に示す例に従って、操像面203の全体において、

- 20 均一な固像を得るための条件についてさらに詳細に説明する。
 - いま、第16 図に示すように、CCDペアチップ12の有効画素領域の水平方向の長さ(長辺の長さ)Lhを2.0mmとし、垂直方向の長さ(短辺の長さ)Lvを1.5 mmとすると、その対角長1dの長さは、約2.5 mmとなる。
- 5 結像レンズ4の焦点距離1を4.0mmとすると、長辺方向の画角は、次式より約28度と求められる。

PCT/IP96/01461

長辺方向の国角=2×atan(2.0/(2×4.0))なお、ここで、atanは、逆正接関数を意味する。
また、結像レンズ4の無点距離1と、確径Dで規定されるFナンバ

また、結盟レンス4の無点配降12、種位して及及される1アンバー (=f/D) を2.8とする。

5 済曲した結像面f1の半径Rは、ペッツパール和Pの逆数に等しい。すなわち、ペッツパール和Pは、次式で表される。なお、ここで、nは、結像レンズ4の屈折率を表す。

 $P = \Sigma 1 / (nf)$

いまの場合、結像レンズ4は1個だけであるので、像面201の半

10 径尺は、屈折率nを1.5とすると、次式より求められる。

 $R = 1/P = n \times f = 1.5 \times 4.0 = 6.0$

いま、第16図に示すように、有効画素領域の中心から、対角及L dの1/2の70%までの範囲を均一にすることを考える。この中心 から対角及Ldの1/2の70%の位置Lmは、次式から求めること

15 ができる。

Lm=0.7×Ld/2=0.4375×Lh=0.875 ma 第17団に示すように、結像面f1の中心を0、結像レンズ4の光 軸と理想的像面f2との交点をS、点Sから距離Lmだけ離間した理 想的像面f2上の点をQ、結像面f1と、理想的像面f2から結像レ

- 20 ンズ4側に距離Zmだけ離れた位置の線205との交点をT、線205と光軸との交点をUとするとき、点T, O, Uで構成される角度 θ は、ほぼatan(Lm/R)で近似される。従って、点OとUの距離は、結像面f1の半径をR(点OとTの距離=点OとSの距離)とするとき、次式で求められる。
- 25 R×cos {atan (Lm/R)}従って、理想的像面f2上の光輪上の点Sからの距離がLmである

1 9

PCT/JP96/01461

従って、上記空間周波数を確保するのに、必要な最低回繋数 G は、 サンプリング定理に従って、次式より求めることができる。

 $G = 2 \ k = 2 \times 7 \ 7 \ . \ 6 \ F = 1 \ 5 \ 5 \ F$

なお、上記演算は、結像レンズ4の屈折率nを1.5として求めた

5 ものであるが、もっと高い値 (例えば、1.9) とすれば、次式が得 られる。

G = 2 k = 2 0 0 F

WO 96/38980

すなわち、CCDベアチップ12の有効囲素ピッチが、有効領域の 長辺の1/ (200F)より大きいことが、均一な固像を得るための

10 条件となる。このことは、換書すれば、水平方向の有効画素数が20 0Fより小さいことを意味する。

なお、第17回において、踏乱円の径αは、結線レンズ4の関ロの 端部と点Tを結ぶ線が、撮像面203と交差する点の距離として求め ることができる。

15 従って、第18図に模式的に示すように、第6図に示すCCDペア チップ12の機像面の回案211のピッチPPは、上配条件を満足す るように形成される。

次に、1つの結像レンズ4を用いて、最も近い距離Sから無限大(∞)までの距離の被写体を、できるだけピンポケが少なくなるように

20 して掲載するための無点距離fの条件について説明する。いま、第1 9 図に示すように、無限遠の被写体の結像レンズ4による結像位置と 、至近の距離Sの被写体の結像レンズ4による結像位置とのずれ量を gとすると、結像の公式より次式が成立する。

 $g \times (S - f) = f^2$

25 距離Sは、無点距離ずより十分大きいことを利用して上式を整理すると、次式が待られる。

(像高がLmである)点Qの位置における結像面 f 1 の理想的像面 f 2 からの溶曲 g 2 mは、R = 0.6 mm, Lm = 0.8 7 5 mm として、次式より求めることができる。

 $Zm = R \times (1 - \cos \{atan (Lm/R)\}) = 0.0628$

5 いま、接像面203を、理想的像面f2から結像レンズ4例に2m/2の位置に配置するものとすれば、画面の終端部近傍(像高Lmの位置)と画面の中央部において、それぞれ2m/2の焦点ズレが発生する。この焦点ズレにより発生する婚乱円の直径αは、

 $F = f/D = (2m/2)/\alpha$

10 の関係から、次式より求めることができる。

 $\alpha = (2 \, \text{m} / 2) / F = 0.0314 / Fm$

さらに、円開口によるMTFは、次式より求めることができる。

 $M(\omega) = [J, {\pi\alpha(k/Lh)}] / {\pi\alpha(k/Lh)}$ ここで、J, は、一次の第1種ペッセル関数を表し、<math>k/Lhは、

15 水平方向の空間周波数を要す。従って、kは、水平方向の長さしたを分割する数に対応する。なお、最直方向の解像特性は、テレビジョンシステムの走査線で決定されるので、ここでは、水平方向だけについ

一次の第1種ペッセル関数J,が最初に0になるときの値は3.8

20 3であるから、次式が成立する。

て考察する。

 $\pi \alpha (k/Lh) = 3.83$

従って、上記式から、第13図に示すMTFのトラップポイント fn (=k/Lh) を求めると、次のようになる。

 $(k/Lh) = 3.83/(\pi\alpha) = 38.8F$

25 従って、kは、次のように求めることができる。 k=38.8×F×Lh=38.8×2×F=77.6F

20

WO 96/38980

PCT/JP96/01461

 $g = f^* / (S - f) = f^* / S$

このズレ最gの範囲において、全体的に無点のずれ量を少なくする には、CCDペアチップ12の操像面203を、ずれ量gの中間点 (g/2の位置)に設定するようにすればよい。

5 第16図における場合と同様に、規像系子の画面の長辺をLh、像面湾曲の半径をR(=n×f)とするとき、像高Lにおける像面の弯曲量2は、次式より求めることができる。

 $Z = R \times (1 - R^{z} - L^{z})^{1/z}$

ここで、 $\mathbf{L^*} \diagup \mathbf{R^*}$ は、 $\mathbf{1}$ より十分小さいので、上記式は次のように

10 整理することができる。

 $Z = R \times (1 - (1 - L^{2} / (2 \times R^{2})))$

 $=L^{z} / (2 \times R) = L^{z} / (2 \times n \times f)$

総合的なピントずれ量Dの自乗は、g/2とZの間に相関関係が存在しないため、次式に示すように、それらの自乗和として表すことが

15 できる。

 $D^2 = (g/2)^2 + Z^2$

= $(f^2/2 \times S)^2 + (L^2/(2 \times n \times f))^2$

= $(f^4/4 \times S^2) + L^4/(4 \times n^2 \times f^2)$

上記式で得られるD*の極小値を与えるfを求めるために、上記D

20 * を f で 数分した式を 0 とおくと、次式が得られる。

 $f^{3}/S^{2}-L^{4}/(2\times n^{2}\times f^{3})=0$

この式を解いて、次式が得られる。

f= ((S*×L*)/(2×n*)) ((パ)) すなわち、上記式で与えられる無点距離fを結像レンズ4で得るよ

25 うにすればよいのであるが、厳密に上記式で与えられる値に設定しなくとも、ある幅を持たせることが可能である。

PCT/JP96/01461

すなわち、一般的に、闘像で重要なのは、配面の中心から画面の対 角長の1/2の7割までであるから、この範囲を均一にピンポケが生 じないようにするには、像高Lを対角長の1/2の長さの0.35倍 乃至0.5倍の長さに数定すればよい。国面のアスペクト比を4:3

5 とすると、対角長の1/2の長さは、(5/8)×Lhとなるので、 食高しは、次の範囲に設定すればよいことになる。

0.35×(5/8)×Lh

= 0. 219Lh<L<0.5×(5/8)×Lh=0.312Lh また、テレビ会類などへの応用を考慮すると、上記した至近距離S

10 は、200mm乃至300mmであればよい。さらに、結像レンズ4の屈 お取りは

n=1.4乃至1.9

である。これらの条件を上記無点距離fの式に代入して整理すると、 次式が得られる。

15 1.53×(Lh 19/3)) < f < 2.46×Lh 19/3) すなわち、上記式で規定される範囲に1枚の結像レンズ4の焦点距離fを設定すれば、至近距離Sから無限遠に存在する被写体をピンポケさせずに提像することができる。</p>

すなわち、この例においては、無点距離fを約4mmに設定すると、 ピントずれ最が最も少ないことがわかる。

25 次に、第21図および第22図を参照して、第4図と第6図に示す 操像装置の製造方法について説明する。まず、第21図に示すように っ 一方、第22図に示すように、遠光性の材料または透明の材料を用い、次3を設けたパッケージ2Aまたはレンズ部10をそれぞれモー

10 ルド成形して、パッケージ2Aの大3の部分に、レンズ部10を嵌合 することで一体化し、ホルダ2を製造する。

、基板1上にCCDベアチップ12、さらには必要に応じてその他の

チップを装着し、必要に応じて意気的に接続する。本実施例では、そ

の他のチップとして、ドライバ13、A/D変換器14、タイミング

ジェネレータ15、メモリ(2ポートメモリ)16、および信号処理

け、必要に応じて、基板1上に装着されたチップとの電気的な接続を

5 回路17が装着されている。さらに、基板1に、必要なリード5を設

そして、基板1とホルダ2とを、レンズ部10の脚部11を、CCDペアチップ12に突き当てた状態で、第6回に示したように充填剤20を充填することで一体化する。

15 上述したように、基板1とホルダ2とを一体化する際には、特別の 関数をする必要がないので、容易かつ低コストで、遺像袋費を製造す ることができる。

なお、上述の場合には、パッケージ2Aまたはレンズ部10を、それぞれ別にモールド成形した後、これらを一体化することでホルダ2

- 20 を製造するようにしたが、この他、例えば第23図に示すように、ホルダ2は、進光性の材料および透明の材料を用いて、パッケージ2A およびレンズ部10を同時にモールド成形することによって製造する ようにすることも可能である。さらに、この場合、第24図に示すよ うに、レンズ部10の脚部11は、透明の材料ではなく、遅光性の材
- 25 料を用いて構成するようにすることができる。この場合、脚部11に おける光の反射を防止することができ、その結果、フレアを低減する

2 4

23

WO 96/38980

PCT/JP96/01461

ことが可能となる。

第25因は、第4図の撮像装置を適用したビデオカメラの電気的構成例を表している。被写体からの光は、穴3を介して結像レンズ4に 入射し、結像レンズ4は、その光を、CCDペアチップ12の受光面

- 5 に結像させるようになされている。 C C D ベアチップ 1 2 は、ドライ バ 1 3 から供給される各種のタイミング信号 y v , y h , y s にした がって動作するようになされており、結像レンズ 4 により結像された 光を光電変換し、その結果得られる画像信号を、c d s 処理回路 (相 闘 2 魚サンプリング処理回路) 2 1 に出力するようになされている。
- 10 ドライバ13は、タイミングジェネレータ15より供給される、CCDペアチップ12をドライブするためのタイミング信xv,xh,xsを、そのレベルを変換するとともに、インピーダンスの変換を行うことで、タイミング信号yv,yh,ysとする。そして、これをCCDペアチップ12に与えることで、CCDペアチップ12をドライ15 プするようになされている。

A/D変換器14は、タイミングジェネレータ15から供給される サンプリングクロックpaにしたがって、cds処理回路21からの 団体信号をサンプリングし、これにより関像信号をディジタルの面像 データとして、メモリ16およびアキュームレータ22に出力するよ

- 20 うになされている。なお、A/D 変換器 1 4 は、外部から供給される リファレンス電圧 v r e f を基準に、サンプル値に割り当てるビット を決定するようになされている。タイミングジェネレータ 1 5 は、外 部のクロック発生回路 3 1 から供給されるクロックに基づいて、各種 のタイミング傷骨を牛成するようになされている。すなわち、タイミ
- 25 ングジェネレータ15は、CCDペアチップ12で発生された電荷を 垂直または水平方向にそれぞれ転送するためのタイミング信号×∨ま

WO 96/38980

PCT/JP96/01461

たはxh、CCDペアチップ12で発生された電荷をディスチャージする (CCDペアチップ12のサブストレートに排出する) ためタイミング信号 (いわゆるシャッタパルス) xs、cds処理回路21を動作させるためのタイミング信号sh、A/D変換器14でのサンプリングのタイミングを与えるためのサンプリングクロックpaおよび

5 リングのタイミングを与えるためのサンプリングクロックpaおよび メモリ16での回像データの書き込みのタイミングを与えるためのタ イミング信号wを生成するようになされている。

メモリ16は、例えば、データの読み出しと書き込みとが同時に可能な2ポートメモリで、A/D変換器14からの画像データを、タイ

- 10 ミングジェネレータ15から供給されるタイミング信号Wにしたがって記憶するようになされている。メモリ16に記憶された画像データは、外部のMPU(マイクロプロセッサユニット)32によって読み出されるようになされている。なお、MPU32による、メモリ16からの面像データの読み出しは、MPU32が、アドレスパスadr
- 15 sを介して、メモリ16に所定のアドレスを与えることにより、そのアドレスに記憶された画像データが、データパスdata上に出力され、これをMPU32が取り込むことによって行われるようになされている。

20 るタイミング信号 Shにしたがって動作するようになされており、CCDベアチップ 12からの関係信号に対し、いわゆる相関 2重サンプリング (correlative double sampling) 処理およびその他の必要な処理を施し、これにより画像信号に含まれる雑音成分を低減して(あ

cds処理回路21は、タイミングジェネレータ15から供給され

25 3.

アキュームレータ22は、A/D変換器14から出力される画像デ

るいは取り除いて)、A/D変換器14に出力するようになされてい

WO 96/38980

PCT/JP96/01461

ータのうち、CCDペアチップ12の受光面の主要部(例えば、中心 部分など)に対応するものの領算値を演算し、タイミングジェネレー タ15に出力するようになされている。タイミングジェネレータ15 は、アキュームレータ22から供給される複算値が所定の規定値から

- 5 大きくずれないように、CCDベアチップ12で発生された電荷をディスチャージするためのタイミング信号、すなわちシャッタパルス×sのタイミングを制御するようになされており、これにより電子的にアイリスの調整が行われるようになされている。すなわち、複算値が大きくなったら、露光時間(電荷蓄積時間)を短くし、微算値が小さ
- 10 くなったら、露光時間を長くする。なお、アキュームレータ22は、フィールド周期(場合によってはフレーム周期)でリセットされるようになされている。従って、アキュームレータ22から1フィールド(または1フレーム)ごとの関係データの積算値が出力される。

クロック発生回路31は、リード5を介して、タイミングジェネレ 15 ータ15と接続されており、ビデオカメラを動作させるためのクロッ クを発生し、タイミングジェネレータ15に供給するようになされて いる。MPU32は、アドレスパスadrsまたはデータパスdat aとリード5とを介して、操像装置(メモリ16)から配像データを 練み出し、所定の個号処理を施すようになされている。

20 また、外部からは、リード5を介して、各チップの電源となる電圧 Vd、グランドとしての所定の基準電圧gnd、およびCCDペアチップ12をドライブするための電圧Vhが供給されるようになされている。

なお、cds処理回路21およびアキュームレータ22は、第21 25 図の倍号処理回路17に相当する。

、次に、その動作について説明する。被写体からの光は、固定絞りと

27

PCT/JP96/01461

d s処理回路 2 1 では、CCD ベアチップ 1 2 からの画像信号に対し、相関 2 重サンプリング処理が施され、A / D 変換器 1 4 に出力される。A / D 変換器 1 4 では、cd s処理回路 2 1 からの画像信号がサンプリングされ、これによりディジタルの画像データとされて、アキュームレータ 2 2 では、A / D 変換器 1 4 からの画像データのうち、上述したような所定のものが破算され、その数算値がタイミングジェネレータ 1 5 に出力される。タイミングジェネレータ 1 5 は、クロック発生回路 3 1 からのクロックに基づいて、各種のタイミング信号を生成しており、アキュームレー タ 2 2 から領算値が供給されると、その發算値が所定の規定値から大

40 夕22から積黄値が供給されると、その積貸値が所定の規定値から大きくはずれないように、シャッタパルス×Sの発生タイミングを変化させる。

また、A/D変換器 1 4 から出力された画像データは、アキューム レータ 2 2 の他、メモリ 1 6 にも供給されて紀憶される。MPU 3 2

15 では、必要なときに、メモリ16から画像データが続み出され、所定 の処理が施される。

操像装置としての1つのパッケージには、光電変換を行い、 固像信号を出力するCCDペアチップ12、CCDペアチップ12の出力を A/D変換するA/D変換器14、A/D変換器14の出力を記憶す

- 20 るメモリ16が設けられているため、MPU32から操像装置を見た場合、投像装置はメモリと等価であり、従って、投像装置とその外部のプロックとの同期関係を意識する必要がない。その結果、投像装置を、上述したようなビデオカメラ、あるいはその他の装置に適用する場合に、その組み込みや取扱いを容易に行うことができる。
- 25 この他、メモリ16に代えて、NTSCエンコーダ等のカメラ回路を配置し、函像データをNTSC方式のビデオ信号に変換して出力す

して複能する大3を介して、結像レンズ4に入射し、この光は、結像 レンズ4によってCCDペアチップ12の受光面上に結像される。

ここで、第26図は、結像レンズ4から出射された、操像対象外の #1.1が、細部11の手前側の面で反射された状態を示している。上述

- 5 したように、脚部11は、その2つの側面が、結像レンズ4の光軸と 対向しており、さらに、その断面は長方形であるから、その2つの面 で構成される角の部分の角度aは、直角である。従って、両図に示す ように、操像対象外の光しが、脚部11の側面で反射された場合には 、その反射光は、CCDペアチップ12の受光面に到達することはな
- 10 い。よって、脚部11が設けられていることによるフレアの増加は、 ほとんどない。

なお、角度 a は、直角の他、似角であっても良い。ただし、角度 a を鈍角にすると、類 2 6 図において、脚部 1 1 の手前側の面で反射された光が、次第に C C D ペアチップ 1 2 側に入射するようになるので

また、脚部11には、例えば選光性の塗料を塗布するなどして、そこに入射した光をCCDベアチップ12に到遼させないようにすることも可能である。さらに、脚部11の断面の形状は、長方形以外の四角形、あるいは三角形、五角形などにすることも可能である。但し、

20 フレアの増加の防止のためには、脚部11の側面のうち、少なくとも 1つの隣接する側面が構成する角の部分の角度は直角または鋭角とし 、その角の部分が、結像レンズ4の光軸と対向するようにする必要がある。

第25図に戻り、CCDベアチップ12では、そこで受光された光

25 が光電変換され、その光に対応する画像信号が、ドライバ13からの タイミング信号にしたがって、cds処理回路21に出力される。c

28

WO 96/38980

PCT/JP96/01461

るようにしてもよい。

なお、本実施例においては、結像レンズ4からの光を光電変換する 光電変換素子として、CCDのペアチップを用いるようにしたが、光 電変換素子としては、その他、例えばCMOS型撮像素子などのコン

- 5 デンサにチャージされた電荷を画像信号として読み出す破壊読み出し 型揚像素子のベアチップを用いることも可能である。さらに、光電変 換素子としては、破壊読み出し型撮像素子以外のものを用いることも 可能である。CCD以外の光電変換素子を用いる場合には、cds処 理回路21は設けずに済むようになる。
- 10 また、本実施例では、メモリ16を2ポートメモリとしたが、メモリ16としては、そのような2ポートメモリでない、適常のメモリを用いることも可能である。但し、メモリ16が2ポートメモリでない場合、CPU32よる菌像データの読み出しと、A/D変換器14による面像データの香き込みとの創整を図るための回路が必要とされる

さらに、本実施例においては、レンズ部10の4つの脚部11のそれぞれを、CCDペアチップ12の4角に直接接触させるようにしたが、この4つの脚部11は、例えばCCDペアチップ12の4辺(第5図において、▲印を付してある部分)のそれぞれに接触させるよう

- 20 に設けることなどが可能である。但し、この場合、脚部11で反射された反射光がCCDペアチップ12に入射することによりフレアを生じ、またCCDペアチップ12からの接続線が引き出しにくくなるので、脚部11は、本実臨例で説明したように、CCDペアチップ12の4角に接触させるように除けるのが好ましい。
- 5 あるいはまた、第27図に示すように、レンズ部10の時部11を 2つとし、第5図において、▲印を付して示した辺のうち、対向する

2つの辺を切欠き11Aで保持するようにすることも可能である。さ らに、この場合においても、第10回または第11回に示した突起1 1Aaまたはテーパ面11Abを設けることもできる。

また、第6図の実施例においては、レンズ部10をパッケージ2A

- 5 (ホルダ2)と一体化するようにしたが、第28間に示すように、西 者の顔に関陳を設けるようにすることも可能である。この場合、庭邸 11の下端は充填剤20で基板1に発着される。このようにすれば、 ホルダ2に対して、外から圧力が加わったような場合に、それがレン ズ部10に直接伝達されることが少なくなり、レンズ部10の破損を
- 10 抑制することが可能となる。この実施例の場合、大3による絞りの位 置が結像レンズ4と離れるが、絞りの効果はそれ程敏感ではないので 、実用上、殆ど問題はない。

ところで、一般的に、合成樹脂は、ガラスに比べて、熱影研事が約 10倍大きく、かつ、屈折率の過度変化がガラスの約100倍大きい

- 15 。その結果、結像レンズ4を合成樹脂で形成すると、温度が変化した とき、焦点距離が変化してしまい、調整機構を設けずに、広い温度変 化にわたって使用できるようにすることが困難になる。そこで、本実 施例においては、例えば次のようにして、この調整機構を実質的に設 けるようにしている。
- すなわち、第29図に示すように、温度が上昇すると、脚部11の 長さ L11が長くなる。また、凸レンズの風折率 n と焦点距離 f との間 には、ほぼ以下の式が成立する。

f = K / (2 (n-1))

なお、ここで、Kは、レンズ球面の曲率に関係する係数である。

従って、温度が高くなると、第29図に示す結像レンズ4の焦点距 趙fが変化する。

3 1

可能とかる.

WO 96/38980

PCT/JP96/01461

また、上記宴施例では、レンズの収差などを利用して入射光像の空 間周波数を制限し、CCDベアチップ12上で発生する折り返し歪み を低減させるようにしている。しかしながら、カメラの用途によって

5 は、単板カラーカメラで発生する色モアレを充分に抑圧することが要 求される。この場合、特定の空間周波数のみを鋭く抑圧する必要があ るが、上記した実施例のような空間周波数制限法では、特定の空間周 波数のみを鋭く抑圧することは困難である。

そこで、例えば第30図に示すように、結像レンズ4をその中心を

- 10 通る水平面で2分割して、結像レンズ4Aと4Bとし、その分割面上 で、結像レンズ4Aを結像レンズ4Bに対して水平方向に角度8だけ 回動して、不連続面4Cを形成した構成のレンズを用いることができ る。この結像レンズ4を上面からみると、第31図に示すようになる
- 15 この場合、被写体からの光が上方の結像レンズ4Aを透過した後、 CCDベアチップ12に結像する位置と、下方の結像レンズ4Bを透 過してCCDペアチップ12上に結像する位置とは、距離Qだけ水平 方向に離れている。すなわち、このとき、次式が成立する。

 $\theta = 2 \times \text{atan} (Q/2f)$

その結果、この結像レンズ4A,4BによるMTFは、第32図に 示すようになり、空間風波数が1/(2Q)において、鋭く低下する 特性となる。

なお、このような特性を得るためには、結像レンズ4の不連続面の 方向を必ずしも水平方向にする必要はなく、第33図に示すように、

25 垂直方向 (第33図A) あるいは斜め方向 (第33図B) としてもよ

た対する屈折率変化をa (/度)、瞬部11の いま、単位調度を 技能張係数をも(/皮)とする。通常、樹脂レンズのaは負の値であ り、そのオーダは10~5万至10~4であり、bは正の値であり、その オーダは10-3乃至10-4である。

いま、常温において、温度がT(度)だけ上昇したときの無点位置 変化を△1°とすると、焦点位置変化△1°は、次のように表すことがで

 $\Delta f = K / (2 (n-1+a \times T)) - R / (2 (n-1))$ $= -a \times T \times K / (2 (n-1+a \times T) \times (n-1))$

10 $=-a \times T \times f / (n-1+a \times T)$

 $R = 2 \times (n-1) \times f$

通常、n-1≥a×Tが成立するから、上記式は次のように表すこ

15 とができる。

 $\Delta f = -a \times T \times f / (n-1)$

また、退度がTだけ上昇したとき、脚部11の長さL11の増加量Δ しは、次式で表すことができる。

 $\Delta L = b \times T \times L11$

20 従って、実際の焦点距離面の移動量 Δhは、次のようになる。 $\Delta h = \Delta f - \Delta L$

そこで、△hが結像レンズ4の無点深度△2に収まるように設計を 行うことにより、すなわち、次式

 $|-a \times f / (n-1) - b \times L11 | < (\Delta Z / T)$

25 を満足するように設計を行うことにより、温度が変化したとしても、 合無位置 f 1 を C C D ベアチップ 1 2 の 受光面上に位置させることが

3.2

WO 96/38980

さらに、上記実施例においては、レンズ部10の脚部11をCCD ベアチップ12上に直接当接するようにしたが、基板1上に当接させ るようにすることも可能である。第34図は、この場合の例を表して いる。

- すなわち、第34図の実施例においては、基板1にCCDペアチッ プ12より若干大きい形状の凹部1Aが形成されている。そして、C CDペアチップ12は、充填剤20により、この凹部1Aに接着され ており、レンズ部10の脚部11は、その切欠き11Aが基板1の凹 部1Aの角部に係止されている。そして、脚部11の外周は、充填剤
- 10 20により基板1に接着されている。その他の構成は、第6図におけ る場合と同様である。

第35図は、第34図の実施例における、CCDペアチップ12と レンズ部10を基板1に取り付けるための工程を表している。

すなわち、最初に、第35図Aに示すように、吸着型のICチップ

- 15 をつかむための治具501により、CCDペアチップ12の損俭而を 吸着する。そして、第35図Bに示すように、基板1の凹部1Aに予 め充填剤20を塗布しておき、第35回Cに示すように、治具501 に保持されているCCDペアチップ12を基板1の凹部1A内にダイ ボンディングする。このとき、基板1の上面1Bと治具501の面5
- 20 01 A が当接し、 C C D ベアチップ 12 の撮像面は、基板 1 の上面 1 Bと同一の高さに位置決めされる。

次に、第35図Dに示すように、レンズ部10の切欠き11Aを、 基板1の凹部1Aを形成することにより形成される角部に係合する。 そして、さらに第35図Eに示すように、脚部11の外周と基板1の

25 上面との間に、充填剤20を充填して、接滑する。

なお、この実施例の場合、CCDペアチップ12を凹部1A内にダ

PCT//P96/01461

WO 96/33930

タがシリアルデー

PCT//P96/01461

こ交換され、ドライバ515を介して、出力増子

517から、正相のデータおよび逆相のデータとして出力される。

一方、入力増子518から入力された正相および逆相のデータは、

レシーバ516で同組成分が除去された後、調停回路514に入力さ

〇メモリ512を創御し、カメラ処理回路511からのデータを書き

込み、所定のタイミングで読み出す創御を行うとともに、ドライバ5

15を制御し、パラレルシリアル変換器513からのデータを出力さ

このドライバ515とレシーバ516は、IEEE1394に規定

されているシリアルバスの標準規格に準拠するものである。この他、

このように、シリアルにデータを出力し、また入力を受けるように

構成することで、パラレルデータを入出力する場合に較べて、撮像装

なお、A/D変換器14より前段の動作は、第25図における場合

例えば、USDに準拠するようにすることも可能である。

15 置が大型化することを防止することができる。

と同様であるので、その説明は省略する。

5 れる。調停回路514は、入力された制御データに対応して、FIF

イポンディングしているので、CCDペアチップ 2の撮像面の高さを正径に位置決めすることが可能であるが、水平面内 (XY平面内) における取り付け精度は若干低下する。しかしながら、CCDペアチップ 12の損像面から離れた位置にレンズ部 10の脚部 11を配置す

5 ることができるため、CCDペアチップ12のボンディングワイヤ (図示せず) があったとしても、これを容易に回避して、レンズ邸10 を取り付けることができる。また、脚邸11における不良反射による影響を軽減することができる。

さらに、例えば、レンズ部10の脚部11を、第36図に示すよう 10 な、四方の面が囲まれている箱型形状の脚部とし、ゴミなどが内部に 進入するのを防止するようにすることができる。また、このとき、第 36図に示すように、脚部11の底面に突起11Aaを設けることが できる。あるいはまた、例えば第37図に示すように、対向する2つ

15 11の底面に円筒上の突起11Aaを形成することができる。

第38回は、第25回に示した機像装置の他の構成例を示している。すなわち、この実施例においては、第25回におけるクロック発生回路31が、機像装置の内部に収容されているとともに、メモリ16の代わりにカメラ処理回路511が設けられ、A/Dを検器14の出

の脚部を設ける構成としてもよい。そして、この場合において、脚部

- 20 力が供給されている。そして、カメラ処理回路511において、輝度 信号と色差信号、あるいは、R,G,B信号などが生成される。さら に、ここにエンコーダを内蔵させ、例えばNTSC方式のフォーマッ トのビデオデータに変換させるようにしてもよい。その出力は、FI FOメモリ512に供給され、一旦配復された後、所定のタイミング
- 25 で読み出される。FIFOメモリ512より読み出されたデータは、 パラレルシリアル (P/S) 変換器513に入力され、パラシルデー

[第2 実施例] 第39回は、この発明を適用した撥像装置の第2 実施例の構成を示 20 す料視団である。この操像装置も、第1 実施例の規像装置と同様に、

基板 5 1 にホルダ (パッケージ) 5 2 が装着 (嵌合) されることにより、それらが一体化されて構成されている。 但し、この爆像装置は、第 1 実施例の機像装置より、さらに小型化、軽量化、低価格化を図るために、ホルダ 5 2 には、その一部として、光を結像するための1つ

25 の結像レンズ 5 4 が上部に形成されており(従って、このホルダ 5 2 は、第 1 実施例におけるレンズ 部 1 0 に相当する)、また、基板 5 1

36

3 5

WO 96/38980

PCT/JP96/01461

には、結像レンズ54により結像された光を光電変換し、画像信号を 出力するCCDペアチップ12 (第40図乃至第42図) のみが装む されている。なお、ホルダ52は、透明の材料(例えば、透明なプラ スチック (例えば、PMMAなど) など) でなり、その、結像レンズ

- 5 5 4 の部分を除いた外装部分には、CCDベアチップ12に、それほど重要でない周辺光線が入射しないように、そのような周辺光線を遮断する絞り効果を有する遮光性の遮光膜61が形成(コーティング)されている。また、CCDベアチップ12は、第1実施例における場合と同様のものである。
- 10 第40図は、第39図の扱像装置の平面図であり、また、第41図 または第42図は、それぞれ第39図におけるB-B'部分またはC -C'部分の断面図である。基板51上には、上述したように、CC Dベアチップ12のみが装着されている。なお、CCDベアチップ1 2は、基板51にホルダ52が装着されたときに、ホルダ52の一部
- 15 として形成されている結像レンズ54と対向するような位置に装着されている。

さらに、基板51の側面には、基板1と同様に、外部へ信号を出力 し、また外部から信号を入力するためのリード55が設けられている。 なお、第39図、第41図、および第42図においては、リード5

20 5の図示を省略してある。

基板 5 1 に装着された C C D ベアチップ 1 2 からは、信号の授受のための接続額 1 2 A が引き出されており、各接続線 1 2 A は、所定のリード 5 5 と接続されている。

ホルダ52は、上述したように、透明な材料でなり、その形状は、

25 その水平方向の断面が長方形である箱型(第41図に示す状態において、上下を逆にした場合)とされている。そして、その底面(攝像装

WO 96/38980

PCT/JP96/01461

置の上部)の中心部分には、単五レンズとしての結像レンズ54が形成されており、その結像レンズ54の部分を除き、内側も含めて無反射コーティングがなされている。すなわち、ホルダ52には、進光性の塗料が塗布され、またはこれに準ずる加工がなされており、これに

5 より遮光膜61が形成されている。

いま、第40図に示すように、CCDベアチップ12の接続線12 Aが引き出されている方の辺(第40図において垂直方向の辺)の長さは、引き出し線12Aのない方の辺(第40図において水平方向の辺)の長さより長い。従って、ホルダ52の4つの偏面である、対向

- 27 の 26 まり 36 い。 使うて、ホルタ 3 2 の 4 つの 頃面 である、 対同 10 する 2 組の 脚部 6 2 の うち、 第 4 0 図において水平方向で対向する 脚部 6 2 どうしの 距離は、 第 4 1 図に示すように、 短いものとなり、 また、 第 4 0 図において 垂直方向で対向する 脚部 6 2 どうしの 距離は、 第 4 2 図に示すように、 長いものとなる。 そして、 一方の 対向する 脚部 6 2 は、 内側の部分がく り貫かれ、 これにより 切欠き 6 2 A が形成
- 15 されている。そして、この切欠き62Aの部分は、CCDベアチップ 12の数の2辺の部分に精度良く嵌合するようになされている。

なお、本実施例では、ホルダ52は、例えば透明なプラスチックを モールド成形することで構成されており(従って、結像レンズ54も 、結像レンズ4と同様に、プラスチックモールド単五レンズである)

20 、これにより結像レンズ54の主点に対する、ホルダ52の各部の寸法の相対的な箱度は、充分に高くされている。

ホルダ52の一方の対向する脚部62は、その切欠き62Aの部分のそれぞれが、CCDペアチップ12の第40図における縦の2辺の部分に嵌合されることにより、CCDペアチップ12に直接接触して

25 いる。この一方の対向する脚部62の長さ(第41図における垂直方向の長さ)は、他方の対向する脚部62の長さ(第42図における皇

直方向の長さ)より幾分短くされている。これにより、一方 (第41 図)の対向する脚部62の下端が、基板51から若干浮いた状態で、 切欠き62Aが、CCDペアチップ12の受光面とその側面に、ある 程度の圧力をもって、直接接触している(従って、一方 (第41図)

5 の脚部62は、CCDベアチップ12に突き当てられた状態とされる)。なお、この圧力は、ホルダ52を基板51に嵌合した後、所定の 圧力をかけながら、充填剤20を充填することにより基板51とホル ダ52とを接着、封止することで生じるようになされている。

ホルダ52の、他方(第42図)の対向する脚部62は、一方(第 10 41図)の対向する脚部62より幾分量めであるが、切欠き62Aが 、CCDベアチップ12の受光面に突き当てられたときに、その下部 が基板51に接触しない程度の長さとされている。従って、基板51 とホルダ52とは、一方(第41団)の対向する脚部62をCCDペ アチップ12に接触させる精度を優先する形で接着されている。

なお、結像レンズ54の光学特性、およびCCDペアチップ12に 突き当てられる2つの脚部 (一方 (第41図) の対向する脚部) 62 の寸法(長さ)は、第14図または第15図で説明した場合と同様に なされている。

以上のように、第2実施例においても、CCDペアチップ12が装 20 着された基板51と、結像レンズ54および絞り効果を有する遮光膜 61が形成されたホルダ52とを一体化するようにしたので、鎌像装 置の応用時の組み込みおよび取扱いが容易になり、製造コストを低減 することが可能となる。

さらに、ホルダ52の各部の寸法の、結像レンズ54の主点に対す 25 る相対的な精度は充分に高くされているとともに、その一方 (第41 図)の対向する脚部62は、CCDベアチップ12の受光面に直接突

3 9

5 また、ホルダ52には、その一郎として、結袋レンズ54を形成し 、基板51には、CCDベアチップ12のみを勤着するようにしたの

き当てられているので、結像レンズ54は、第1実筋例の結像レンズ

4における場合と同様に、特別の調整をすることなしに、精度良く配

置することができ、これにより、撮像装置の小型化、軽量化を図るこ

で、第1実施例における場合に比較して、機像装置のさらなる小型化 、軽量化、低価格化を図ることができる。

さらに、第42図に示すように、ホルダ52の、他方の対向する脚 10 部62どうしの距離は、CCDペアチップ12の第40図における水 平方向の長さよりも長いものとされているので、接続線12Aの引き 回しを容易に行うことができる。

次に、第39図乃至第42図に示した構像装置の製造方法について **が明する。まず、基板51上にCCDペアチップ12を募券するとと**

- 15 もに、リード55を設け、必要に応じて、CCDペアチップ12の接 **続線12Aとリード55との接続を行う。一方、透明の材料を用い、** 結像レンズ54を有し、脚部62に切欠き62Aを設けたホルダ52 をモールド成形した後、遮光膜61を形成する。そして、基板51と ホルダ52とを、一方の対向する脚部62を、CCDペアチップ12
- 20 に突き当てた状態で、第41図および第42図に示したように充填剤 20を充填することで一体化する。

基板51とホルダ52とを一体化する際には、第1実施例の場合と 同様に、特別の調整をする必要がないので、容易かつ低コストで、撮 像装置を製造することができる。

なお、この場合においても、透明の材料と遮光性の材料を用いて、 ホルダ52 (結像レンズ54) をモールド成形することができる。こ

4 0

WO 96/38980

PCT/JP96/01461

れにより、第43図に示すように、結像レンズ54を透明材料で形成 し、脚部62を遮光性材料で形成することができる。

あるいはまた、第44図に示すように、透明材料で結像レンズ54 を脚部62を含めて成形し、その外周側と内周側に、それぞれ外シー

- 5 ト91と内シート92をかぶせるようにして、ホルダ52を形成する ようにしてもよい。この外シート91と内シート92は、それぞれ遮 光性材料で、結像レンズ54の外周側と内周側の形状に対応して形成 されている。あるいは、外シート91と内シート92をかぶせる代わ りに、黒く塗装するようにしてもよい。
- この他、例えば低45回に示すように、CCDペアチップ12を基 板51上に装着し、さらに結像レンズ54を基板51上に装着した状 態で、基板51と結像レンズ54の外周を黒色の樹脂66でモールド するようにすることもできる。

また、この撮像装置は、第25図に示したドライバ13より出力さ

15 れる信号を、外部から、リード55を介して入力することでドライブ し、その結果、やはりリード55を介して得られる画像個号は、外部 において、必要に応じて信号処理される。

さらに、第2実施例においては、結像レンズ54からの光を光電変 換する光電変換素子として、CCDペアチップ12を用いるようにし

20 たが、光包変換案子として、第1実施例で説明したように、例えば破 塩罐み出し型提位素子やその他のものを用いることが可能である。

なお、第42図の実施例における基板51を、第46図に示すよう に大きくし、その基板51上に各種の部品67を配置するようにする こともできる。

また、結像レンズとしては、1段の構成だけではなく、第47図に 示すように、結像レンズ54A (凸レンズ)と結像レンズ54B (凹 WO 96/38980

PCT/JP96/01461

レンズ)の2段の構成とすることもできる。もちろん、3段以上の構 成とすることも可能である。

「第3実施例]

- 第48図は、この発明を適用した操像装置100を組み込んだビデ 5 オカメラの構成例を示している。なお、図中、第25図における場合 と対応する部分については、同一の符号を付してある。 撥像装置 10 0は、第1実施例または第2実施例の撮像装置と同様に構成されてい る。但し、基板1 (または51)には、CCDペアチップ12とAノ D変換器70が装着されている。なお、本実施例では、指像装置10
- 10 0は、第1 実施例の操像装置と同様に構成されているものとする。 A/D変換器70は、シリアル出力型のA/D変換器で、CCDペ アチップ12より出力される画像信号を、その出力周期 (ある國素に 対応する画像信号が出力されてから、次の画素に対応する画像信号が 出力されるまでの時間)の1/2の周期を有するサンプリングクロッ
- 15 クp1のタイミングでA/D変換し、その結果得られるディジタルの 画像データをシリアルデータの形で出力するようになされている。 なお、A/D変換器70は、外部から供給されるリファレンス電圧

Vregを基準に、サンブル値に割り当てるビットを決定するように なされている。

- 20 また、A/D変換器70としては、サンプリングの結果得られた園 像データを、パラレルデータの形で出力するパラレル出力型のA/D 変換器を用いることも可能である(この場合、後述するS/P変換器 71は不要となる)。但し、A/D変換器70として、パラレル出力 型のA/D変換器を用いた場合、パラレルデータの形で出力する画像
- 25 データのピット数分のリード5を設ける必要があるのに対し、A/D 変換器70をシリアル出力型のA/D変換器とした場合には、画像デ

PCT/JP96/01461

ータを出力するために必要なリード5は1つで済む。従って、A/D 変換器70としては、シリアル出力型のものを用いた方が、操像装置 100を小型に構成することができる。

S/P (シリアル/パラレル) 変換器71は、操像装置100 (A 5 /D変換器70)より出力されるシリアルの回像データをパラレルの 同後データに変換し、D-FF (選ば型フリップフロップ) 72およ び減算回路73に出力するようになされている。D-FF72は、サ ンプリングクロックp1と同一の周期を有するクロックp2にしたが って、S/P変換器71からの窗像データを1クロック分だけ遅延し

- 10 、減算回路73に出力するようになされている。減算回路73は、S **/P変換器71からの回像データと、D-FF72の出力との差分を** 演算し、その差分値をD-FF74に出力するようになされている。 D-FF74は、クロックp2の2倍の周期 (国素の出力周期と同一 の周期)を有するクロックp3にしたがい、減算回路73から出力さ
- 15 れる差分値を、1つおきにラッチして、カメラ信号処理回路75に出 力するようになされている。

カメラ信号処理回路75は、D-FF74の出力に所定の信号処理 を施すようになされている。

タイミングジェネレータ76は、図示せぬクロック発生同路から供

- 20 給されるクロックに基づいて、各種のタイミング信号を生成するよう になされている。すなわち、タイミングジェネレータ76は、第25 図のタイミングジェネレータ15と同様に、CCDベアチップ12を ドライブするためのタイミング信号を生成し、ドライバ13に供給す る。さらに、タイミングジェネレータ76は、上述したような周期の
- 25 クロックp1, p2, p3を生成し、A/D変換器70, D-FF7 2,73にそれぞれ供給する。また、タイミングジェネレータ76は

4 3

PCT/JP96/01461

71からの画像データSDがラッチされ、これにより1クロック分だ け遅延され、第49図Fに示すような画像データscとされて、減算 回路73に出力される。

ここで、サンプリングクロック p 1 と同一の周期を有するクロック 5 p2は、CCDペアチップ12が画像信号outを出力する周期の1 /2の周期を有するから、画像データsbを、クロックp2の1周期 分だけ遅延した画像データscは、画像データsbよりも、CCDペ アチップ12の画素ピッチの半分に対応する時間だけ位相の遅れたも のとなる。そこで、画像データSCを、以下、適宜、半画案遅延デー 10 タミでという。

減算回路73では、S/P変換器71より出力された画像データs bから、D-FF72より出力された半回素遅延データscが減算さ れ、その滅算値(差分値)sd(第49図G)が、D-FF74に出 力される。D-FF74では、減算回路73からの減算値sdが、タ

- 15 イミングジェネレータ76から供給される、クロックロ2の2倍の周 期を有するクロックp3(第49箇H)の、例えば立ち上がりエッジ のタイミングでラッチされ、これにより、第49図Iに示すような画 像データSeが、カメラ信号処理回路75に出力される。すなわち、 D-FF74では、滅算回路73からの減算値sdが、1つおきにラ
- 20 ッチされ、カメラ信号処理回路75に出力される。 ここで、第50図は、CCDペアチップ12の内部構成例 (いわゆ

るFDA (Floating Diffusion Amplifier) の部分の構成例) を示し ている。CCDペアチップ12の受光面で発生した電荷は、コンデン サCにチャージ(蓄積)され、これにより出力パッファBUFからは

25 、コンデンサ Cに蓄積された電荷に対応した電圧変化が、画像信号と して出力される。そして、スイッチSWがオンにされ、これによりコ

、S/P変換器7~が動作するのに必要なクロックを生成し、S/P 交換器71に供給する。なお、タイミングジェネレータ76が出力す る各種のタイミング信号は、相互に同期のとれたものとされている(クロック発生回路からのクロックに同期したものとされている)。

- 次に、第49図のタイミングチャートを参照して、その動作につい て説明する。被写体からの光は、結婚レンズ4に入射し、この光は、 結婚レンズ4によってCCDペアチップ12の受光面とに結婚される 。CCDペアチップ12では、そこで母光された光が光質な棒され、 その光に対応する面像像長の11.1.が、ドライバ13からのタイミング
- 10 保号にしたがって、A/D交換器?Oに出力される。ここで、第49 図Aは、CCDペアチップ12より出力される値像信号outを示し

A/D変換器70では、CCDペアチップ12より出力された画像 信号outが、その出力周期の1/2の周期を有するサンプリングク

- 15 ロックp1 (第49図B) の、例えば立ち上がりエッジのタイミング でA/D変換され、その結果得られるディジタルの画像データsa(第49図C)が、シリアルデータの形で、S/P変換器71に出力さ れる。S/P変換器71では、A/D変換器70からのシリアルの画 像データsaがパラレルの画像データsb (第49図E)に変換され
- 20 、 D-FF72 および減算回路73 に出力される。

なお、S/P変換器71では、変換処理に1クロック分の時間を要 し、このため、画像データsb (第49図E) は、画像データsa (第49図C)より1クロックだけ遅れたものとなる。

D-FF72では、タイミングジェネレータ76より供給される、

25 サンプリングクロック p 1 と同一の周期を有するクロック p 2 (第4 9 図 D) の、例えば立ち上がりエッジのタイミングで、S / P 変換器

4 4

WO 96/38980

PCT/JP96/01461

ンデンサCに、正の程圧Eが印加されることで、コンデンサCがディ スチャージされ (基準配位にチャージされ)、その後、スイッチSW がオフにされ、コンデンサCは、次の國素に対応する電荷をチャージ することが可能な状態となる。

- CCDベアチップ12では、以上のような動作が繰り返されること で、画像信号が出力されるが、スイッチSWをオン、オフする際には 、熱難音が発生し、その熱難音に対応する電圧がコンデンサCで保持 される。また、出力パッファBUFでは、いわゆる1/fノイズ(揺 らぎのノイズ) が発生する。このため、スイッチSWがオンされ、さ
- 10 らにオフされた後(このようなスイッチSWの動作を、以下、適宜、 リセットという)、出力パッファBUFの出力レベル(このようなリ セット後の出力パッファBUFの出力レベルを、以下、適宜、プリチ ャージレベルという)は、所定の基準レベル(例えば、黒レベルなど)とはならず、上述したような熟維音および1/fノイズ(以下。 両
- 15 方含めて、鍵音成分という)の影響を反映したレベルとなる。 そこで、通常は、CCDベアチップ12の出力に対し、A/D変換 処理などを施す前に、第1実施例で説明したような相関2重サンプリ ング処理を施すことによって、雑音成分を低減した画像信号を得るよ
- うになされている。 しかしながら、CCDベアチップ12を内蔵する撮像装置100を 、できるだけ小型化し、かつ、出力として、ディジタルの画像データ を得たいような場合に、CCDベアチップ12の出力を、相関2重サ ンプリング処理するための、例えば第25図に示したcds処理回路
- 21を、協僚装置100に内蔵させたのでは、小型化の要換に沿わな 25 いことになる。

そこで、第48回のビデオカメラでは、このような要請に応えるペ

PCT//P96/01461

く、CCDベアチップ12の出力を、A/D変換器70でディジタルの目像データとした後、次のようにして、維音成分を低減するようになされている。

すなわち、CCDベアチップ12から出力される函像個号outは

5、上述したことから、第49図Aに示したように、プリチャージレベルとなるプリチャージ部(図中、点線で示す部分)と、コンデンサCにチャージされた電荷に対応するレベル(信号レベル)となる信号部(図中、実線で示す部分)とからなる。そして、上述の雑音成分の免生原理から、ある信号部に含まれる雑音成分と、その値前のプリチャ

- 10 一ジ部に含まれる雑音成分には相関性がある。すなわち、ある信号部に含まれる雑音成分と、その直前のプリチャージレベルとはほぼ等しい。従って、ある信号部の信号レベルから、その直前のプリチャージレベルを減算すれば、その信号部の真の信号成分が得られることになる。
- 15 DーFF72、減算回路73、およびDーFF74では、A/D変換器70からの回像データsaに対し、上述の原理に対応する処理を施すことで、雑音成分を低減した画像データを得るようになされている。
- すなわち、A/D 変換器 7 0 では、上述したように、C C D ベアチ 20 ップ 1 2 からの画像信号 0 u t が、その出力周期の 1 / 2 の周期を有 するサンプリングクロック p 1 (第49 図 B) のタイミングで A/D 変換されるため、その結果得られるディジタルの画像データ s a は、 第49 図 C に示すように、信号レベル (vi) とプリチャージレベル (fi) とが交互に並んだものとなる。なお、第49 図 C (第49 図

4 7

WO 96/38980

以上のように、撮像装置100からは、ディジタルで、画像データ が出力されるので、これを組み込んだ装置を容易に構成することが可 能となる。

PCT/JP96/01461

また、A/D変換器70では、CCDベアチップ12からの画像信 5 号 の u t の出力周期の1/2の周期を有するサンプリングクロックp 1 のタイミングでA/D変換を行うようにしたので、その後に、画像 データに含まれる雑音成分を容易に低減することができる。その結果 、機像装置100に、そのような雑音成分を低減するための回路を設 ける必要がなくなり、ディジタルの画像データを出力する、小型の機

10 俊装置を実現することができる。

[第4実施例]

以上のような機像装置をパーソナルコンピュータに装容して使用することが考えられる。第51回は、このようなパーソナルコンピュータの外観構成を示している。すなわち、ノートブックタイプのパーソ

- 15 ナルコンピュータ240の本体241側の上面には、キーボード24 2が形成されており、その本体241の側面には、FD装着部244 とPCカード装着部245が形成されている。PCカード装着部24 5には、PCカード246を必要に応じて装着し、また、使用しない 場合、これを取り出すことができるようになされている。また、LC
- 20 D243は、本体241に対して回動自在に支持されており、所定の 文字、図形など、画像情報を表示するようになされている。

第52図は、PCカード246の外観構成を示している。この実施 例においては、PCカード246は、段さが85.6mm、幅が54. 0mm、高さ(厚さ)が10.5mmとされている。この形状は、PCM

25 CIA (パーソナルコンピュータ・メモリカード・インタナショナル アソシエーション) 標準のタイプ3のカードとして規定されているも た、起になるべき値写りペルおよびプリチャージレベル(あるほ今レベルと、その直前のプリチャージレベル)には、同一の数字を付してある。

そして、減算回路73に入力される画像データsbまたは半回素選 延データscは、画像データsa(但し、パラレルデータの形に変換したもの)を、それぞれ1クロックまたは2クロック分だけ遅延したものであるから、第49回 E または第49回 F に示したようになる。さらに、減算回路73では、固像データsbが減算されるから、その減算値sdのうち、組になるべき信号レ

- 10 ベルおよびプリチャージレベルから求められたものは、雑音成分が低減された罰像データ (以下、適宜、真の罰像データという)となる。すなわち、減算値sdは、第49図Gにおいてv'に数字を付して示すように、1つおきに、真の罰像データとなる。なお、第49図Gにおいて、v'#i(#iは整数)は、v#i-f#iの演算結果を表
- 15 しており、xは無効なデータを表している。

従って、D-FF74において、減算値sdを、第49図Hに示したようなクロックp3のタイミングで、1つおきにラッチすることにより、カメラ信号処理回路75には、真の画像データse(第49図I)のみが供給されることになる。

20 なお、減算回路73における減算処理によれば、有効なビット飲を低下させることとなるが、これによる影響は、A/D変換器70に与える基準電圧vrefを適切に設定することで、ほとんど無視することができる。

カメラ信号処理回路75では、画像データseが、例えば第49図

25 Jに示すようにアナログ信号に変換され、ビデオテープなどに記録される。

48

WO 96/38980

PCT/JP96/01461

のである。

このPCカード246は、第53図に示すように、屋体301を有 しており、この筐体301に対して、スライド部材302がスライド 自在に保持されている。そして、このスライド部材302には、支持

5 部材303を介して操像装置100が回動自在に支持されている。スライド部材302を管体301の内部に進入させたとき、招像装置100も筐体301の内部に完全に収容されるようになされている。

そして、例えば、パーソナルコンピュータ240を電話回線などの 通信回線に接続し、テレビ電話やテレビ会議を行う場合、第53図に

- 10 示すように、PCカード246をPCカード装着部245に装着し、 筐体301に対して、スライド部材302をスライドさせることにより、 り、 損像装置100をパーソナルコンピュータ240の外部に引き出す。さらに、第54回に示すように、 規像装置100を、 支持部材3 03を支点として、約60度乃至90度の範囲に回動し、操像装置1
- 15 00の六3 (結像レンズ4) をユーザ (被写体) に指向させる。 第55図は、このようにPCカード246の筐体301内に収容する損像装置100の内部の構成例、すなわち、第4の実施例を表して

この実施例は、基本的に、第6図に示した第1の実施例と同様の構 20 成とされている。但し、CCDペアチップ12は、基板1の裏側(結 像レンズ4と反対側)に、フリップチップ実装法により、その受光面 (撮像面) (第55図において、上側の面)が、基板1に形成された 穴231を介して、結像レンズ4に対向するように装着されている。 基板1には、このCCDペアチップ12を装着する位置を規制するた

25 めに、突起233が形成されている。

また、基板1の図中上面側(CCDペアチップ12を装着する面と

PCT/JP96/01461

反対側)には、結像レンズ4が取り付けられて、。 基板1には、この結像レンズ4の取り付け位置を規制するために、突起232が形成されている。CCDペアチップ12を突起233をガイドとして所定の位置に取り付け、かつ、結像レンズ4を突起232をガイドとして

5 所定の位置に取り付けることにより、結像レンズ4とCCDペアチップ12は、基板1の大231を介して所定の相対位置に対向配置されるようになされている。

また、基板1の上面には、ドライバ13とA/D変換器14が配置され、基板1の下面側には、その他の部品234が取り付けられてい

10 3.

パッケージ2Aの所定の位置には、絞りとして機能する大3が形成されており、このパッケージ2Aを充填剤20を介して基板1に接着したとき、大3を介して入射された光が、結像レンズ4に入射される。この光は結像レンズ4で集光されて、基板1の大231を介して、

15 CCDペアチップ 1 2 の受光面 (操像面) に入射されるようになされている。

また、この実施例においては、パッケージ2Aと結像レンズ4との 間に所定の間隙が設けられ、パッケージ2Aが外力を受けたとき、そ の力が結像レンズ4に直接伝達されないようになされている。

- 20 この実施例においては、パッケージ2Aの上端部から結像レンズ4の上端部までの距離を1.5mm、結像レンズ4の厚さを2.0mm、結像レンズ4の厚さを2.0mm、結像レンズ4の下端面から基板1の上面までの距離を4.0mm、基板1の厚さを0.5mm、基板1の下面から、基板1の下面側に装着されたCCDペアチップ12、部品234などの下端部までの距離を1.0
- 25 mmとすることができる。特に、CCDペアチップ12を、基板1を介 して結像レンズ4と本体側に装着することにより、結像レンズ4の無

5.1

WO 96/38980 PCT/JP96/01461

り入力された音声信号が、A / D 変換器 3 2 1 で A / D 変換された後、入出力インタフェース 3 1 4 に取り込まれるようになされている。また、入出力インタフェース 3 1 4 より出力された音声データが、D / A 変換器 3 2 2 で D / A 変換された後、スピーカ 3 2 3 から出力さ れるようになされている。

次に、その動作について説明する。例えば、所定の相手とテレビ電話を行うとき、ユーザはPCカード246をPCカード装着部245に装着し、揺像装置100をPCカード246から引き出し、さらに所定の角度に回動して、第54図に示すように、自分の方向に指向さ

10 せる。

次に、ユーザは、キーポード242を操作して相手側の電話番号を 入力する。CPU311は、この電話番号の入力を受けたとき、入出 カインタフェース314を介してモデム318を制御し、その電話番 号に対する発呼動作を実行させる。

15 モデム318は、CPU311の指令に対応して、相手先に対する 免呼動作を行い、相手先がこの発呼動作に応じたときは、その旨をC PU311に通知する。

このとき、CPU311は、PCカードドライバ315を介してP Cカード246を制御し、画像信号を取り込ませる。

- 25 に出力する。CPU311は、この面像データを、入出力インタフェース314を介してモデム318に供給し、通信回線を介して相手側

点距離内に基低1 とせばすることができるので、第6図に示す契強例に収べて、より薄型化が可能となる。その結果、この実施例の合計の厚みは、9.0mmとなる。また、この掲集装置100の水平方向の長さと金額方向の長さは、15mmとすることができる。はって、第53

5 図と第54図に示したように、操像装置100を、厚さが10.5mm のPCカード246の筐体301の内部に収容することが可能となる

第56図は、パーソナルコンピュータ240の内部の電気的構成例を示している。CPU311は、ROM312に記憶されているプロ

10 グラムに従って、各種の処理を実行するようになされている。RAM 313には、CPU311が各種の処理を実行する上において必要な プログラムやデータなどが適宜配像される。

バスを介してCPU311に接続されている入出力インタフェース 314には、キーポード242の他、PCカードドライバ315、F

- 15 Dドライバ316、モデム318が、それぞれ接続されている。PC カードドライバ315は、PCカード246が装着されたとき、PC カード246に対して、各種のデータなどを授受するようになされている。また、FDドライバ316は、プロッピィディスク (FD) 3 17が装着されたとき、プロッピィディスク317に対してデータを
- 20 記録または再生するようになされている。モデム318は、電話回録などの通信回線に接続されており、通信回線を介して入力されたデータを受信復関し、これをCPU311に出力したり、CPU311から供給されたデータを変調し、通信回線に出力するようになされている。
- 25 入出力インタフェース314にはまた、LCD243を駆動するL CDドライバ319が接続されている。また、マイクロホン320よ

5 2

WO 96/38980

PCT/JP96/01461

に送信させる。

一方、同様の装置を有する相手側の関像データが適信回線を介して 送られてくると、モデム318は、これを受信復期し、CPU311 に出力する。CPU311は、この画像データの入力を受けると、こ

5 れをLCDドライバ319に出力し、LCD243に表示させる。L CD243に、相手方の画像が表示されることになる。

一方、ユーザが、相手方に向かって喋る音声信号は、マイクロホン 320で取り込まれ、A/D変換器321でA/D変換される。モデム318は、CPU311の制御の下に、この音声データを、通信回 10 捻を介して相手側に送信する。

また、相手側から送信されてきた音声データは、モデム318で復 関される。この復聞音声データは、D/A変換器322でD/A変換 された後、スピーカ323から放音される。

このようにして、ユーザは、パーソナルコンピュータ240に操像 15 機能を有するPCカード246を装着するだけで、簡単にテレビ電話 を行うことができる。

なお、以上の実施例においては、結像レンズを1つのレンズで構成 するようにしたが、結像レンズは、第47回に示すように、複数のレ ンズで機成するようにすることも可能である。

- 20 請求項1に記載の撮像装置および請求項15に記載の撮像装置の製造方法によれば、その外装が外光を遮断するとともに、周辺光線を遮断する紋り効果を有し、光を結像させる1つの結像レンズが設けられているホルダと、少なくとも、結像レンズにより結像された光を光電変換し、衝像信号を出力する光電変換案子が装着されている基板とが
- 25 一体化されている。従って、援像装置を小型化、薄型化、軽量化する ことが可能となり、その組み込みおよび取扱いを容易にすることがで

PCTI/P96/01461

きる。また、低回素数の光電変換票子を用いることが可能となる。 理方法によれば、接種アダプタ装置の換像装置より出力された函像信 国求項 1 6 に記載の換像装置によれば、有効回素のピッチを、操像 号を取り込み、処理するようにしたので、任意の場所で簡単に固像信 有効領域の 1 / (200F)より大きい値に設定するようにしたので 号を伝送することが可能となる。

- 翻求項16に配較の操像装置によれば、有効回素のピッチを、操像 有効領域の1/(200F)より大きい値に設定するようにしたので 、低コストで確型化が可能な機像装置を実現することができる。 翻求項17に配較の機像装置によれば、光を結像させる1つの結像
- 5 額求項17に記載の損像報酬によれば、光を結像させる1つの結像 レンズの一部がその結像レンズにより結像された光を光電変換し、面 像信号を出力する光電変換案子と直接接触しているので、請求項1に おける場合と同様の効果を奏することができるばかりでなく、結像レ ンズと光電変換案子との間の光学的関盤をせずに済むようになる。
- 前求項21に記載の損後装置によれば、光電変換素子、およびA/ D変換器が、1つのパッケージに組み込まれている。従って、請求項 1における場合と同様の効果を奏することができるばかりでなく、ディジタルの画像データを出力する小型の機像装置の提供が可能となる。

請求項28に記載の撮像アダプタ装置によれば、基板とホルダとを 一体化した撮像装置を筐体に収容するようにしたので、小型化、薄型 25 化、軽量化、さらに低コスト化が可能となる。

請求項32に記載の情報処理装置および請求項33に記載の情報処

5 5

WO 96/38980

PCT/JP96/01461

請求の範囲

1. 光を結像させる少なくとも1つの結像レンズが設けられた、周辺 光線を遮断する絞り効果を有し、外光を遮断する外装のホルダと、

少なくとも、前配結像レンズにより結像された光を光電変換し、画像 5 信号を出力する光電変換案子が鞍着された基板とを備える撮像装置であって、

前記ホルダと基板とは一体化されていることを特徴とする撮像装置。

2. 特許請求の範囲1に記載の装置において、

前記ホルダの一部に前記結像レンズが形成されていることを特徴とす 10 る撮像装置。

3. 特許請求の範囲1に記載の装置において、

前記ホルダと前記結像レンズとの間には所定の間隙が形成されている ことを特徴とする機像装置。

- 4. 特許請求の範囲1に記載の装置において、
- 前記ホルダは、前記結像レンズを構成する透明の材料と、周辺光線を 遮断する絞り効果を有する外接を構成する遮光性の材料とを、モールド 成形一体化したものであることを特徴とする拇像装置。
 - 5. 特許請求の範囲1に記載の装置において、

前記ホルダは、前記結像レンズを構成する透明の材料上に、周辺光線

- 20 を遮断する遮光膜を成形したものであることを特徴とする提像装置。
 - 6. 特許請求の範囲1に記載の装置において、

前記ホルダは、前記結像レンズを構成する透明の材料上に、周辺光線 を遮断するシートを被覆したものであることを特徴とする機像装置。

- 7. 特許請求の範囲1に記載の装置において、
- 25 点光源に対する前記結像レンズの、前記光電変換素子上における応答の単値幅が、前記光電変換案子の回案ビッチより大きくなるように、前

WO 96/38980

PCT/JP96/01461

記結像レンズは所定の球面収差を有し、かつ、前記光電変換案子は前記 結像レンズの合無位置から所定の距離だけずれた位置に配置されている ことを特徴とする操像整備。

- 8. 特許請求の範囲1に記載の装置において、
- 5 前記光電変換索子は、その撥像面が前記結像レンズによる湾曲した像面の途中に配置され、前記結像レンズは、前記結像レンズによる湾曲した像面と、前記操像面との交点において所定量のデフォーカスが得られるようになされていることを特徴とする操像装置。
 - 9,特許請求の範囲1に記載の装置において、
- 10 前記結像レンズは、中心線上に不連続な面を有することを特徴とする 操像装置。
 - 10.特許請求の範囲1に記載の装置において、

前配光電変換素子は、ベアチップであることを特徴とする撮像装置。

- 11.特許請求の範囲1に記載の装置において、
- 15 前記光電変換祭子は、前記基板の、前記結像レンズの配置されている 面と反対側の面に配置されていることを特徴とする操機等層。
 - 12. 特許請求の範囲1に記載の装置において、

前記結像レンズの焦点距離は5mm以下であり、

前記光電変換累子の対角長は4回以下であり、

- 20 前記結像レンズに対する光の入射側の端部からその反対側の端部まで の厚さは、9cm以下であることを特徴とする操像装置。
 - 13.特許請求の範囲1に記載の装置において、

前記ホルダと結像レンズは、合成樹脂で構成され、

前記ホルダは、前記結像レンズと前記光電変換素子の距離を規定する

25 脚部を有し、

常温時における温度変化に対する前記結像レンズの焦点距離の変化と

5 6

PCT/IP96/01461

前紀脚部の長さの変化の差が、前紀結像レンズの焦点深度の範囲内とされていることを特徴とする損像装置。

14.特許結束の範囲1に記載の萎度において、

前記結像レンズは1つであり、その焦点距離fは、前記光電変換索子 5 の機能面の長辺の長さをLh、所定の定数をA,B,Cとするとき、次 式

A×LhC <f<B×LhC

を満足するように設定されていることを特徴とする損像装置。

15.入射された光を光電変換し、画像信号を出力する光電変換器子

10 を基板に装着するステップと、

前記光電変換素子上に光を結像させる1つの結像レンズに対して周辺 光線を遮断する部分を形成するステップと、

前記結像レンズを前記基板に対して一体化するステップと を備えることを特徴とする機能・原の製造方法。

15 16、光を結像させる1つの結像レンズと、

少なくとも、前記結像レンズにより結像された光を光電変換し、画像 個号を出力する光電変換索子が装着された基板と

を備える提供装置であって、

前記結像レンズの職径Dと焦点距離fで規定されるFナンバーをFと

- 20 するとき、前記光電変換素子は、その有効画素のビッチが、規憶有効領域の1/(200F)より大きい値に設定されていることを特徴とする 協働装置。
 - 17. 光を結像させる1つの結像レンズと、

前記結像レンズにより結像された光を光電変換し、画像信号を出力す

25 る光電変換業子とを備え、

前記結像レンズは、その一部が前記光電変換素子と直接接触している

5 9

WO 96/38980

PCT/JP96/01461

24. 特許請求の範囲21に記載の装置において、

前記光電変換案子は、電荷結合素子であり、

前記A/D変換器は、前記電荷結合素子が前記画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、前記画像信号をA

PCT/JP96/01461

5 /D変換することを特徴とする損像装置。 25.特許請求の範囲21に記載の装置において、

前記A/D変換器の出力を記憶するメモリをさらに僻えることを特徴とする指像姿容。

26.電荷結合素子より出力された画像信号をA/D変換したディジタ

10 ルの画像データを処理する信号処理装置であって、

前記画像データが、前記電荷結合菜子が前記画像信号を出力する周期 の1/2の周期を有するクロックのタイミングで、前記画像信号をA/ D変換したものであるとき、

前記回像データを1クロック分だけ遅延する遅延手段と、

15 前記画像データと、前記選延手段の出力との差分を演算する演算手段と、

前記演算手段より出力される前記遵分を、1つおきに出力する出力手のL

を備えることを特徴とする信号処理装置。

20 27.電荷結合業子より出力された画像信号をA/D変換したディジタルの画像データを処理する信号処理方法であって、

前記画像データが、前記電荷結合素子が前記画像信号を出力する周期の1/2の周期を有するクロックのタイミングで、前記画像信号をA/D寮埠したものであるとき、

前記画像データを1クロック分だけ遅延するステップと、 前記画像データと、前記1クロック分だけ遅延した前記画像データと ことを特徴とする協協整置。

18.特許額求の範囲17に記載の装置において、

前記結像レンズには、複数の厚が設けられており、前記複数の脚が前記光電変換素子と直接接触していることを特徴とする損後装置。

5 19.特許額求の範囲18に記載の装置において、

前記複数の脚は、そこに入射する光を、前記光電変換素子に到達させない特性を有することを特徴とする機像要量。

20.特許請求の範囲18に記載の装置において、

前記脚は、3以上の側面を有し、その側面のうちの2つは、前記結像

10 レンズの光軸と対向していることを特徴とする提像装置。

2 1. 受光面に入射する光を光電変換し、固像個号を出力する光電変換 類子と、

前配光電変換系子より出力される前配回像信号をA/D変換するA/ D変換器とを備え、

- 前記光電変換素子およびA/D変換器は、1つのパッケージに組み込まれていることを特徴とする操像装置。
 - 22. 特許額求の範囲21に記載の装置において、

前記A/D変換器は、シリアル出力型のA/D変換器であることを特徴とする掲載装配。

20 23. 特許請求の範囲21に記載の装置において、

前記パッケージには、

前記A/D変換器の出力から輝度信号またはR,G,B信号を生成す を生成手段と、

前記生成手段の出力をシリアルデータとして外部に出力するとともに

25 外部からのシリアル制御データを取り込むシリアルデータ授受手段と を備えることを特徴とする撮像装置。

6 0

の差分を演算するステップと、

前記差分を、1つおきに出力するステップと

を備えることを特徴とする個号処理方法。

28.情報処理装置に菪脱自在に装着される筐体と、

5 前記筐体に収容される操像装置と を備え。

前記摄像装置は、

光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する 絞り効果を有し、外光を遮断する外装のホルダと、

- 10 前記結像レンズにより結像された光を光電変換し、画像信号を出力する光電変換素子が装着され、前記ホルダと一体化された基板とを備えることを特徴とする場像アダプタ装置。
 - 29. 特許請求の範囲28に記載の装置において、

前記操像装置は、前記筐体に対して、スライド自在とされていること

- 15 を特徴とする撮像アダプタ装置。
 - 30、特許額求の範囲28に記載の装置において、

前記機像装置は、前記筐体に対して、回動自在とされていることを特徴とする撮像アダプタ整盤。

- 31.特許請求の範囲28に記載の装置において、
- 20 前記機像アダプタ装置は、PCカードを構成することを特徴とする提 像アダプタ装置。
 - 32. 健体に収容された撮像装置を備え、

前記扱像装置は、

光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する

25 絞り効果を有し、外光を遮断する外装のホルダと、

前記結像レンズにより結像された光を光電変換し、画像信号を出力す

WO 96/38980

PCT/JP9601461

る光電変換案子が装着され、前記ホルダと一本元された基板と を備える機像アダプタ装置が装着される情報処理装置において、 前記機像装置からの面像信号を取り込む取込手段と、 前記取込手段により取り込まれた前記画像信号を処理する処理手段と

5 を備えることを特徴とする情報処理装置。 33. 整体に収容された機像装置を備え、

33. 筺体に収容された機像装置を備え、 前記機像装置は、

光を結像させる1つの結像レンズが設けられた、周辺光線を遮断する

較り効果を有し、外光を遮断する外装のホルダと、

前記結像レンズにより結像された光を光電変換し、固像個号を出力する光電変換素子が装着され、前配ホルダと一体化された基板と
を備える撮像アダプタ装置が装着される情報処理装置の情報処理方法

前記撮像装置からの画像信号を取り込むステップと、

15 取り込まれた前記画像信号を処理するステップと を備えることを特徴とする情報処理方法。 1/37

63

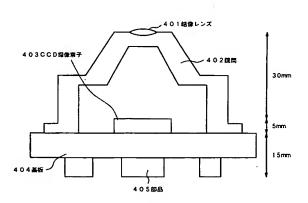
WO 96/38980

PCT/JP96/01461

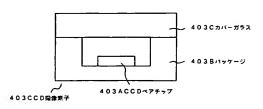
.

PCT/JP96/01461

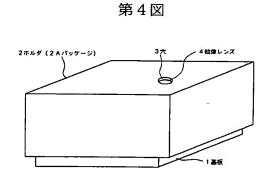




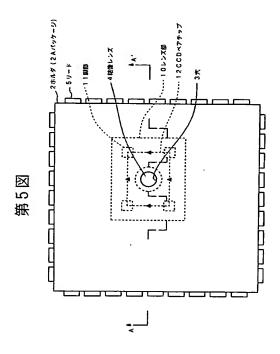
第3図



2/37



3/37



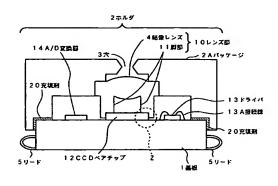
4/37

E.U 85/3368



PCT/JP96/01461

第6図



第7図



5/37

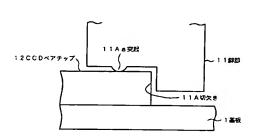
WO 96/38980

PCT/JP96/01461

PCT//P96/01461

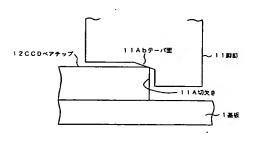
WO 96/38980

PCT/JP96/01461



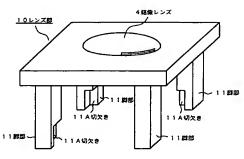
第10図

第11図

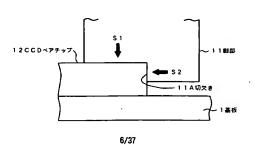


7/37



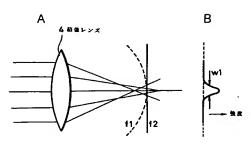


第9図

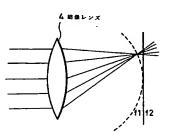




第12図

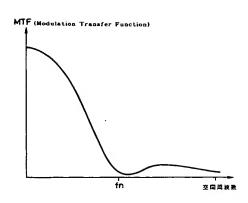






8/37

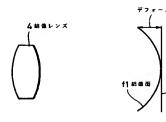




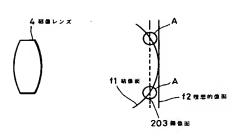
9/37

PCT/JP96/01461

第14図



第15図



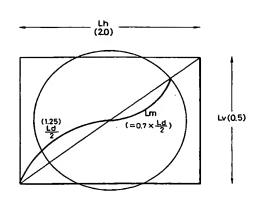
10/37

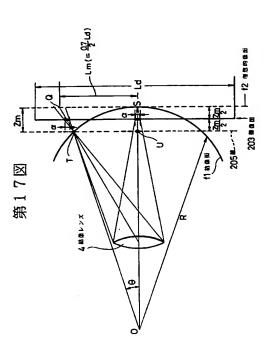
WO 96/38980

PCT/JP96/01461

PCT//P96/01461

第16図





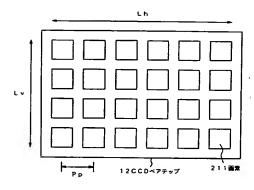
12/37

WO 96/32980

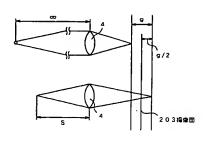


PCT//P96/01461

第18図



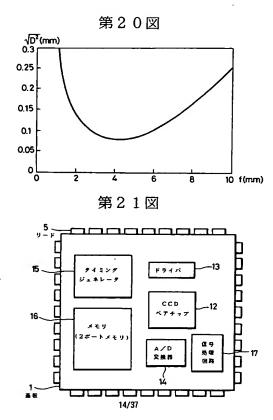
第19図



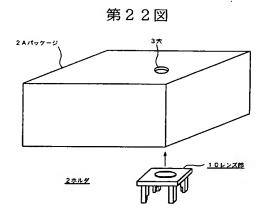
13/37

WO 96/38980

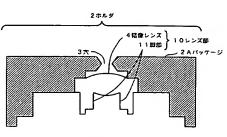
PCT/JP96/01461



WO 96/38980



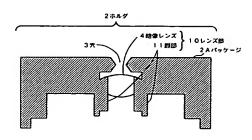
第23図



15/37



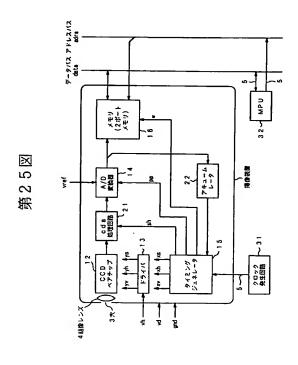
第24図



16/37



PCT/JP96/01461

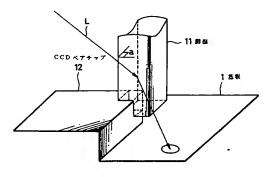


17/37

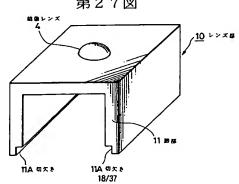
WO 96/38980

PCT/JP96/01461

第26図



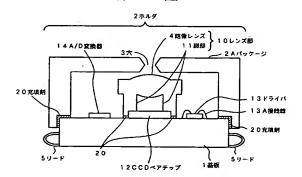
第27図



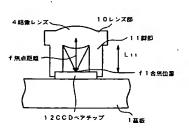
WO 96/38980

PCT/JP96/01461

第28図



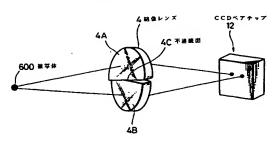
第29図



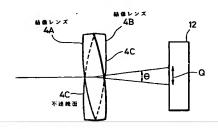
19/37



第30図



第31図



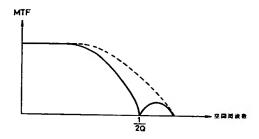
20/37

W/A SKARRES

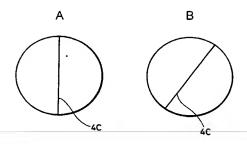


PCTUP96/01461

第32図



第33図

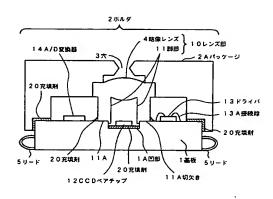


21/37

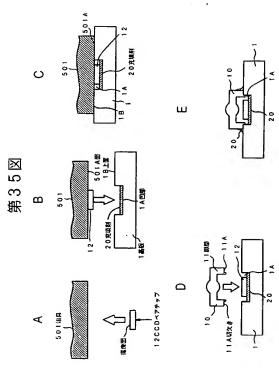
WO 96/38980

PCT/JP96/01461

第34図

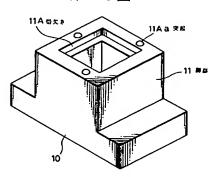


WO 96/38980

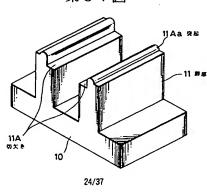


23/37

第36図



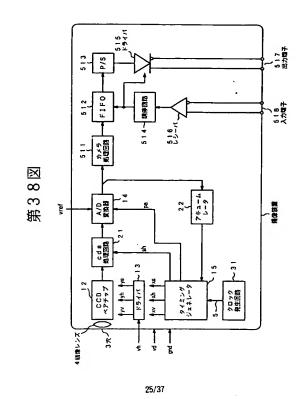
第37図



WO 96/38980



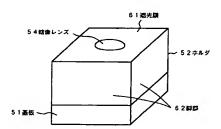
PCT/JP96/01461



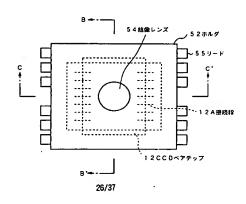
WO 96/38980

PCT/JP96/01461

第39図

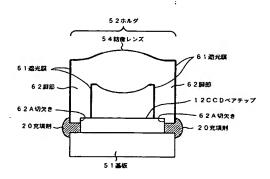


第40図

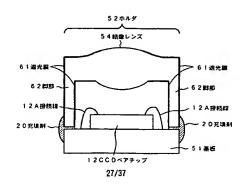


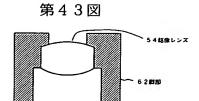
WO 96/38980

第41図

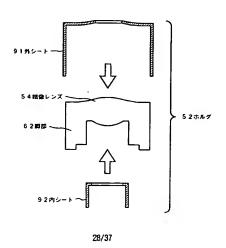


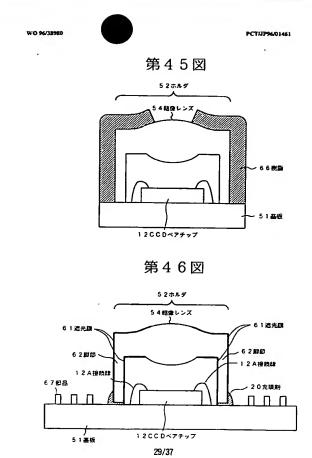
第42図





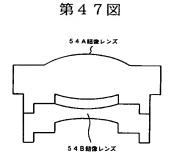
第44図

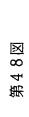


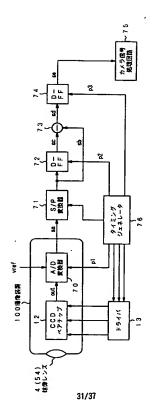


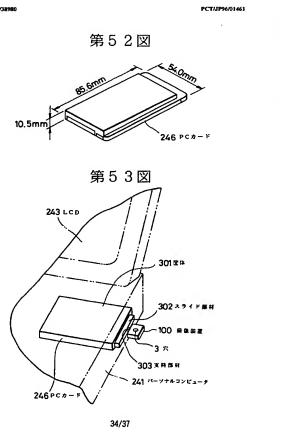
PCT/JP96/01461

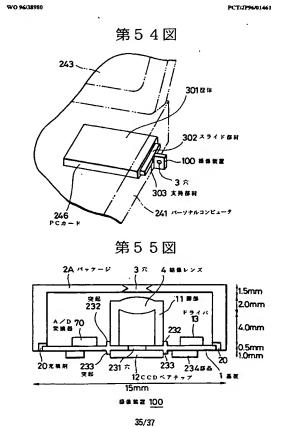
WO 96/38980



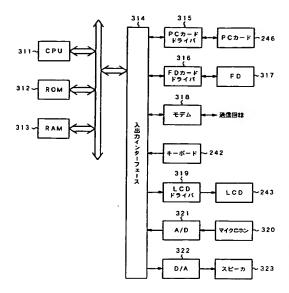








第56図



36/37

INTERNATIONAL SEARCH REPORT

ome and mailing address of the ISAV Japanese Patent Office PCT/ISA/210 (second cheet) (July 1992)

PCT/JP96/01461

CLASSIFICATION OF SUBJECT MATTER
Int. C1⁶ H04N5/335, H04N5/225 ntel Patent Classification (IPC) or to both national classification and IPC FIELDS SEARCHED imum documentation searched (classification system followed by classification symbols)

Int. C1⁶ H04N5/30-H04N5/335, H04N5/222-H04N5/257 rementation searched other than minimum documentation to the extent that such documents on incl Jitsuyo Shinan Koho 1926 - 1996 Kokai Jitsuyo Shinan Koho 1971 - 1996 C. DOCUMENTS CONSIDERED TO BE RELEVANT Citation of document, with indication, where appropriate, of the relevant passages JP, 62-42558, A (Matsushita Electronics Corp.), August 20, 1987 (20. 08. 87)(Pamily: none) Fig. 1 Fig. 1 1, 2 3 - 14 Microfilm of the specification and drawings annexed to the written application of Japanese Utility Model Application No. 14433/1989 (Laid-open No. 106487/1990) (Sony Corp.), August 24, 1990 (24. 08. 90) (Pamily: none) 1, 3 2, 4-14 JP,63-313858, A (Hitachi, Ltd.), December 21, 1988 (21. 12. 88)(Family: none) 1, 2 3 - 14 JP, 61-134186, A (Toshiba Corp.), June 21, 1986 (21. 06. 86)(Family: none) Fig. 1 X Further documents are listed in the continuation of Box C. See patent family ennex later document published after the in-dust and not in conflict with the app the principle or theory waterful. August 2, 1996 (02. 08. 96) August 13, 1996 (13. 08. 96)

WO WORKS

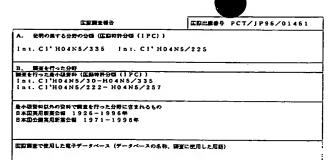
PCT/JP96/01461

- 2 ホルダ 2A パッケージ
- 4 結像レンズ
- 11 問部 レンズ部 11A 切欠き
- CCDベアチップ(電荷結合素子)
- ドライバ 13
- 14 A/D変換器
- 15 タイミングジェネレータ
- メモリ (2ポートメモリ)
- cds (相関2重サンプリング)処理回路
- 52 ホルダ 5.4 結像レンズ
- 62 四部 62A 切欠き
- A/D変換器 7 1 S/P変換器
- D-FF (Dフリップフロップ)
- 73 減算回路 7 4 D - F F
- 76 タイミングジェネレータ
- 100 提像装置
- 101 レンズモジュール
- 102 結像レンズ
- 103 アイリス関系機構
- 104 フォーカスレンズ
- 111 カメラ本体
- 112 光学LPF (ローパスフィルタ)
- 113 イメージセンサ
- 114 カメラ処理回路

37/37

INTERNATIONAL SEARCH REPORT

		PCT/	JP96/01461
C (Continu	nation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category	Citation of document, with indication, where appropriate, of the rele	vant passages	Relevant to chies No
A	Fig. 1		18 - 20
	JP, 61-134187, A (Toshiba Corp.), June 21, 1986 (21. 06. 86) (Family: nor	· •)	
X	Fig. 4	ie,	17
	Fig. 4		18 - 20
A	JP, 74879, A (Olympus Optical Co., Ltd April 27, 1985 (27. 04. 85)(Family: no	ne)	21 - 25
Y	JP, 5-500147, A (Eastman Kodak Co.), January 14, 1993 (14. 01. 93) & US, 522030, A		26, 27
A	JP, 7-121147, A (Hitachi, Ltd.), May 12, 1995 (12. 05. 95)		28 - 33
A	JP, 8-9215, A (Olympus Optical Co., Lt January 12, 1996 (12. 01. 96)	d.),	28 - 33
		-	
j			
i			
1		}	
- 1			
1		ĺ	
- 1			
ı			•
-		i	



月文歌の		関連する
ファゴリー・	引用文献名 及び一郎の箇所が間連するときは、その協連する箇所の表示	日求の抵開の番号
	JP. 62-42558, A (松下電子工藥除式金社)	
	20. 8Л. 1987 (20. 08. 87)	
	【 (ファミリーなし)	l .
Y	第1位	1. 2
A	第1回	3-14
	日本国英尼斯克亚级出版1-14433号(日本国英尼斯莱曼级出版公院2-106	i
	847号)の展者に添付された明維書及び配面のマイクロフィルム(ソニー株式会社	
) 24. 8A. 1990 (24. D8. 90)	ļ
	(ファミリなし)	
Y		1, 3
		2.4-14

	•
□ C機の扱きにも文献が昇挙されている。	□ パテントファミリーに関する別級を参照。
 引用文献のカテゴリー「A」等に関連のある文献ではなく、一般的技術水準を分すもの。 「E」発行文献ではあるが、国際出版日以後に公表されたもの。 「L」優先権主張に疑議を提記する文献又は他の文献の発行目前で、など、他組の特別が運動を確立するために引用する文献、図画を付す。 「O」可能による資本、現別、最不等に言及する文献、では、日本、日本、日本、日本、日本、日本、日本、日本、日本、日本、日本、日本、日本、	の日の後に公長された文献 「TI 国際出島日又は毎先日後に公表された文献であって て出版・光寿するものではなく、発明の原理又は場 論の現所のために引用するもの 「X 特に蓄運のある工献であって、当国文献のみで是野 の新城里又は遠停走めいと考えられるもの 「Y 特に蓄運のある文献であって、当国文献と他の18 上の文献との、当集まにとっても明される場合で よって選歩性がないと考えられるもの 「&」同一パツントファミリー文献
国家開査を完了した日 02.08.96	国東国立報告の発送日 13.08.96
正摩訶重機関の名称及びかて先 日本国物軒庁(ISA/JP) 無便番号100 東京部子代田区数が第三丁目4巻3号	特許庁審査官(権限のある級員) 5C 9374 馬場 復 電話符号 03-3581-1101 内第3543

傑式PCT/ISA/210 (第2ページ) (1992年7月)

	空房調金報告 CD出席会会 PCT/JP!	6/01461
C (観念).	促進すると他のられる文献	
カテゴリー・	引用支配名 及び一部の側所が間違するときは、その間違する箇所の表示 】P、63-313858、A (株式会社日立製作所)	製造する 理念の配置の書
	21. 12A. 1988 (21. 12. 88)	
Y A		1. 2 3-14
	: JP. 61-134186, A (株式会社東芝) : 21. 6月. 1986 (21. 06. 86)	
	・(ファミリなし)	
X A	# 1 E	17 18-20
	JP, 61-134187, A (株式会社東芝) 21, 6月, 1986 (21, 06, 86)	
	(ファミリなし) 第4句	1.7
	3 4 60	18-20
۸	〕戸、60−74879,A(オリンパス東学工業株式会社) 27.4月、1985(27.04.85) (ファミリなし)	21-25
	JP. 5-500147, A (イーストマン・コダプク・カンパニー) 14. 1月. 1993 (14. 01. 93) &US, 522030, A	26, 27
A	JP. 7-121147, A (株式会社日立製作所) 12. 5月. 1995 (12. 05. 95)	28-33
Α	JP. 8-9215。A (オリンパス光学工業模式会社) 12. 1月. 1996 (12. 01. 96)	28-33
		ł
		I

様式PCT/ISA/210 (第2ページの続き) (1992年7月)

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.